

مبانی دیجیتال

مطالبی که در اختیار شما قرار گرفته است برگرفته از سری جزواتی است که در دانشکده فیزیک طی سالهای گذشته در مبحث دیجیتال تدریس شده است. امید است با خواندن آن و حل مسایل انتهایی فصل تسلط خوبی بر مفاهیم پیدا کنید.

موفق باشید

نظری

۹۳/۱۰/۰۱

مقدمه‌ای بر اصول مدارهای منطقی

— مقدمه :

اساس کار کامپیوتر دیجیتال را انجام عملیات منطقی تشکیل می‌دهد. کامپیوتر می‌تواند دستورات متغیری که با علاهات باینری " 0 " و " 1 " مشخص شده دنبال کند. ماشینهای حسابگر دستی که همگی دیده‌اید، اعمال حساباتی ساده مانند جمع و تفریق را انجام می‌دهند. بدین ترتیب که وقتی دو عدد به ماشین داده می‌شود، اپراتور (کسی که با دستگاه کار می‌کند) عمل کنترل را که باید روی آن دو عدد انجام گیرد به ماشین می‌دهد. به عبارت دیگر اپراتور برای ماشین یک استدلال منطقی را فراهم می‌آورد (مانند جمع یا تفریق دو عدد). در کامپیوتر اعمال کنترل در داخل خودش ساخته شده، روابط اعداد و اعمالی که باید انجام شود، بوسیله برنامه برای کامپیوتر تجویز می‌شود. همچنین کامپیوتر می‌تواند بوسیله وضعیت و حالات گوناگون، بیانات منطقی که به آن حکم شده است، تضمین بگیرد. به عبارت دیگر کامپیوتر بطور اتوماتیک می‌تواند پاسخهای صحیح به وضعیتهای متغیر بدهد. همه اینها با کاربرد منطق کامل شده است.

— منطق " Logic "

منطق غالباً علم استدلال تعریف شده است ولی تعریف مناسب تر آن را می‌توان چنین بیان کرد که منطق علم استنتاج منحصر بفرد از مفروضات داده شده است یا علم نتیجه گیری ضروری است. زیرا آن (منطق) توصیف کننده عبارتی است که نتیجه‌ای از بیانات دیگر است. قوانین اصولی Logic آن وقایعی را که در آنها استنتاج صحیح یا استدلال ممکن است انجام گیرد، مرتب و فهرست می‌کند. مثالهای زیر این تعاریف را بهتر تفهیم خواهند کرد.

مثال: اگر این درست باشد که " همه پسران فوتبال دوست دارند " و اگر این درست باشد که " علی یک پسر است " آنگاه منطق حکم می‌کند که علی بایستی فوتبال دوست داشته باشد. بعبارت دیگر بیان " علی فوتبال دوست دارد " استنتاجی است از عبارات فرض شده:

۱- همه پسران فوتبال دوست دارند - و ۲- علی یک پسر است .

منطق تضمینی نمی‌دهد که همه پسران فوتبال دوست دارند و یا علی یک پسر است، بلکه منطق فرض می‌کند که چنین عباراتی صحیح است و نتیجه حاصله را بر مبنای این فرضیات (یعنی علی فوتبال دوست دارد) را دقیقاً تضمین می‌کند.

مثال: اگر این درست باشد که " همه طفها سبز هستند " و همچنین اگر این درست باشد که " باغچه علی غلغله دارد " آنگاه منطق تضمین می‌کند که باغچه علی سبزه است. عبارت ترسیم شده از استنتاج صحیح " بطور حقیقی مستدل " نامیده می‌شود به شرطی که:

۱- يك استنتاج صحيح ، ترسيم شده باشد .

۲- استنتاج ، از عبارات صحيح ترسيم شده باشد .

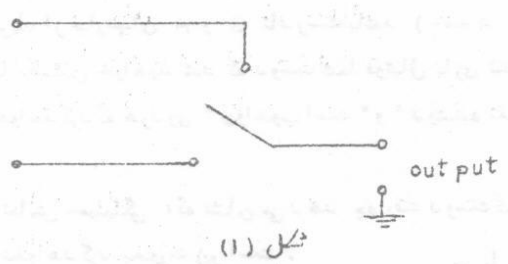
— چگونه منطق در اساس رفتار كامپيوتر نقش پيدايي كند ؟

افرادى پراز مطالعه روى منطق دريافتند كه از آن مي توان درماشين هاى محاسبه كنده استفاده كرد . بدين منظور لازم بود عبارات منطق بصورت سمبلها و معادلات نوشته شود بعضى وسايل بايد تدارك ديده شود كه عبارات شفاهي را بصورت عبارات سمبوليك برگردانند .

مقدماتي ترين اين سمبلها ، سمبلهاي براي درست يا نادرست بودن است . درمنطق همسه عبارات يادرست هستند يا نادرست . جائي براي " ممكن است " يا " شايد " وجود ندارد .

بنابراين براي بيان وضعيت هاي درست يا نادرست فقط به دو سمبل احتياج است كه مي توانسد سمبلهاي باينري " 0 " و " 1 " باشد . اگر عبارتي صحيح باشد آن را برابر " 1 " و اگر نادرست باشد برابر " 0 " درنظر مي گيريم بنابراين هرعبارتي كه درمنطق بكار برده مي شود يامعادل " 1 " است ويامعادل " 0 " . درمرحله بعدي ، براي هر عبارت يك سمبل ارائه مي شود . براي مثال " خورشيد مي درخشد " را مي توان باحرف S نشان داد بدين معني كه هرگجا S ظاهر شد ، فهميده ميشود كه بجاي " خورشيد مي درخشد " مي نشيند اكون اگر " خورشيد مي درخشد " صحيح باشد با $S = 1$ بيان مي شود و اگر " خورشيد مي درخشد " صحيح نباشد يعنسي خورشيد نمي درخشد با $S = 0$ بيان مي شود .

دو ارزش درستي " 1 " و " 0 " رابه زبان الكترونك برگردانده و آنها را بصورت دو سطح ولتاژ كاملا متمايز از هم نشان مي دهيم . يكي از سطوح ولتاژ درستي يا تاكيد عبارت وسطح ديكر نفي عبارت را نشان مي دهد . درشكل (1) يك كليد دو وضعيتي باعث مي شود كه در - خروجي مدار يكي از دو سطح ولتاژ V_1 يا V_2 را داشته باشيم .



شكل (1)

V_2 و V_1 دو سطح ولتاژ مجزا از هم هستند كه به دلخواه به سمبلهاي باينري (0) و (1) تخصيص داده مي شوند . و مقادير V_2 و V_1 با توجه به طرح مدار انتخاب مي شوند . مثلا

۵۴

مثلاً می توان سطح صفرولت را برای سمبل (0) (نفی عبارت) و سطح 5 + ولت را برای سمبل (1) (تاکید عبارت) در نظر گرفت .

– جبر بول چیست ؟

با مطالعه آنچه که از نظر گذشت ، در سال 1854 يك ریاضی دان انگلیسی بنام جورج بول به این نتیجه رسید که می توان روابط منطقی را بصورت يك سری فرمولهای ریاضی در آورد و بدین ترتیب تجزیه و تحلیل روی عبارات توسط روابط ریاضی را دنبال کرد همانگونه که در سالها مطالعه شدوی از سیستم باینری جهت انتخاب سبیلهای تاکید و نفی استفاده کرد و براساس آن - روابطی را بدست آورد که توسط آن می شد در قلمرو منطق تمام پدیده ها را نتیجه گیری کرد . تمام این مطالب در مبحثی بنام جبر بول قرار می گیرد که با جبر معمولی تشابهی ندارد . در حالت های قبل فقط روی درستی یا نادرستی يك عبارت مطالعه شد ولی وقتی چند عبارت در کنار هم قرار گیرند استنتاج بدست آمده به شکل دیگری بیان می شود . اکنون چند عمل منطقی و چگونگی بیان آن بوسیله جبر بول را مطالعه می کنیم .

– عمل منطقی AND

برای مثال دوستی ممکن است بشما بگوید که اگر و فقط اگر هوا خوب باشد " و " او - تعطیل باشد و دوشنبه فوتبال بازی خواهد کرد . خوب اکنون استنتاج شما چیست ؟ شما در می یابید دوستان در صورتی فوتبال بازی خواهد کرد که :

1- هوا خوب باشد . 2- دوشنبه تعطیل باشد

حالا بیائید بجای " هوا خوب است " A و بجای " او دوشنبه تعطیل دارد " B را بگذاریم . نتیجه راهم که او بازی خواهد کرد " با X نشان می دهیم . اگر A صحیح باشد (A=1) " و " اگر B درست باشد (B = 1) شما در خواهید یافت که دوست شما بازی خواهد کرد یعنی X = 1 .

چنانکه هر يك از عبارتهای A و B نادرست باشد (A=0 یا B=0) و یا هر دو نادرست باشد شما مطمئن خواهید شد که دوست شما فوتبال بازی نخواهد کرد (X = 0) . او فقط وقتی بازی خواهد کرد که هر دو " هوا خوب است " و " دوشنبه تعطیل دارد " درست باشد .

بنابراین نمایش سمبلیکی ، که نشان می دهد چه وقت دوست شما بازی خواهد کرد و در چه صورت بازی نخواهد کرد بصورت زیر است .

A	B	X
0	0	0
0	1	0
1	0	0
1	1	1

شکل (۲)

جدول ، نمایش این واقعیت است که فقط در صورتی او فوتبال بازی می کند ($X = 1$) که فقط و فقط A و B هر دو صحیح باشند . در جبر بول رابطه منطقی بین عبارات A و B و استنتاج X را بصورت $A \cdot B = X$ نشان می دهند . توجه اینکه ، برای A و B فقط چهار ترکیب وجود دارد که در جدول فوق مشاهده گردید . این جدول را جدول صحت می گویند .

عمل منطقی OR

اکنون فرض کنید دوست شما از نوع اشخاص بی پرواست و دوشنبه اگر " هوا خوب باشد " یا " او امروز تعطیلی داشته باشد " فوتبال بازی خواهد کرد . به بیان دیگر هر یک از دو عبارت و یا هر دو عبارت که برقرار باشند دوست شما فوتبال بازی خواهد کرد . در چنین حالتی درستی A یا درستی B و یا هر دو مشخص می کند که او بازی خواهد کرد . بنابراین جدول صحت برای این حالت به صورت زیر است

A	B	X
0	0	0
0	1	1
1	0	1
1	1	1

شکل (۳)

در این حالت رابطه منطقی بین A و B و استنتاج X بصورت زیر میباشد .

$$(I) \quad A + B = X$$

علامت $+$ یک تفکیک منطقی را تعریف می کند . این سمبل منطقی کاملاً با علامت با اضافه در حساب فرق داشته و صرفاً عمل منطقی OR را شامل میشود . رابطه منطقی (I) را " یا " منطقی گویند .

عمل منطقی نفی « NOT »

طبق تعریف \bar{A} مخالف A یا معکوس A است . اگر A درست باشد آنگاه \bar{A} باید نادرست باشد و بالعکس . رابطه منطقی بین A و \bar{A} در جدول زیر نشان داده شده است .

A	\bar{A}
0	1
1	0

\bar{A} همیشه عکس A بوده و نفی A یا A نات ($NOT A$) خوانده میشود .
 در جبر بول سه رابطه منطقی AND (و) ، OR (یا) و NOT (نفی) روابط اساسی می باشند و به کمک سه رابطه اساسی می توان روابط پیچیده تری را بیان داشت .
 مثال : جدولی ترتیب دهید تا رابطه منطقی ، رابطه $f(A,B,C) = A \cdot B + \bar{C}$ را نشان دهد . جدول مانند شکل (۵) رسم کرده ، تمام ترکیبات ممکن برای A و B و C را در آن قرار می دهیم (تعداد حالات ممکنه A, B, C نسبت به هم برابر $2^3 = 8$ می باشد) .
 سپس قدم به قدم تابع f را می سازیم :

A	B	C	AB	\bar{C}	f
0	0	0	0	1	1
0	0	1	0	0	0
0	1	0	0	1	1
0	1	1	0	0	0
1	0	0	0	1	1
1	0	1	0	0	0
1	1	0	1	1	1
1	1	1	1	0	1

شکل (۵)

قوانین جبر بول

در جبر بول برای محاسبات قوانینی وجود دارد که در زیر ذکر می گردد . اگر چه این قوانین ساده هستند ولی در تعیین روابط بطریق جبر بول موارد استعمال زیادی دارند . در جبر بول فرض اصلی بر این است که متغیر باینری است . بطوریکه اگر X یک متغیر باینری باشد چنانچه $X \neq 0$ باشد حتماً $X = 1$ را خواهیم داشت و اگر $X \neq 1$ باشد حتماً $X = 0$ خواهد بود و حالتی دیگر برای آن متصور نیست . این دو مقدار (۰ و ۱) به "مقادیر صحت" (Truth Value) موسوم هستند . اکنون قوانین جبر بول را بیایم می کنیم :

۱- اولین قانونی که کاملاً با جبر معمولی تفاوت دارد به شکل معادلات زیر نمایش داده می شود :

$$X + X = X$$

$$X \cdot X = X$$

این معادلات نشان دهنده عمل OR و AND بر روی یک متغیر است. این معادلات را می توان به طریق استدلال منطقی اثبات نمود. روش دیگری که برای اثبات روابط جبر بول وجود دارد، دادن مقادیر (0) و (1) به متغیرها و برای تمام ترکیبات ممکنه است. برای X مطابق آنچه گفته شد دو مقدار (0) و (1) را می توان قائل شد.

اگر $X = 0$ باشد در رابطه بصورت

$$\begin{cases} 0 + 0 = 0 \\ 0 \cdot 0 = 0 \end{cases}$$

و در حالت دیگر $X = 1$ در رابطه بصورت

$$\begin{cases} 1 + 1 = 1 \\ 1 \cdot 1 = 1 \end{cases}$$

در خواهد آمد. بنابراین مشاهده می کنید که برای هر دو مقدار X دو معادله فوق صدق می کند.
۲- قانون جابجایی: این قانون بیان می کند که در عمل OR و AND دو متغیر می توانند بجای یکدیگر بنشینند. به این معنی که اگر X و Y دو متغیر ما باشند می توانیم معادلات زیر را بنویسیم.

$$X + Y = Y + X$$

$$X \cdot Y = Y \cdot X$$

۳- قانون اتحاد: برای سه متغیر A و B و C این قانون بشکل زیر بیان می گردد:

$$(A + B) + C = A + (B + C)$$

$$(A \cdot B) \cdot C = A \cdot (B \cdot C)$$

۴- قانون توزیع:

$$A \cdot (B + C) = A \cdot B + A \cdot C$$

$$A + (B \cdot C) = (A + B) \cdot (A + C)$$

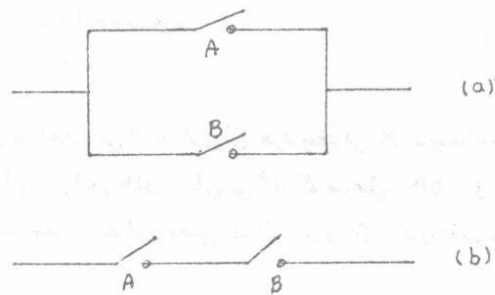
این قانون نشان می دهد که بین علائم AND و OR در روابط بالا حالت توزیعی برقرار است.

۵- قانون متمم:

$$A + \bar{A} = 1$$

$$A \cdot \bar{A} = 0$$

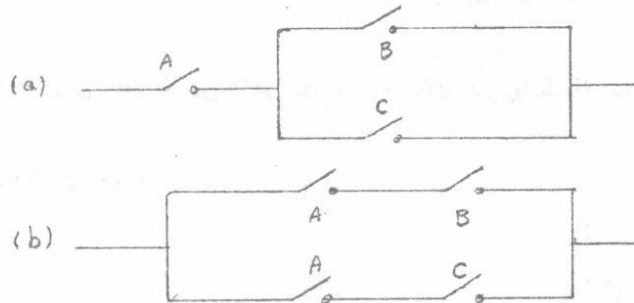
اثبات این روابط به کمک جدول صحت و نیز از طریق نمایش آنها بوسیله کلید های الکتریکی امکان دارد . ما در اینجا روش دوم را بررسی خواهیم کرد .
 در اشکال مختلف ، کلید ها متناسب با وضعیت که داشته باشند می توانند بیان کننده عمل منطقی OR یا AND باشند . در اینجا $A = 1$ به معنی وصل کلید و $A = 0$ به معنی قطع کلید است . در شکل (۶ - a) زمانی جریان برقرار خواهد شد ($X = 1$) که یکی از کلیدها یا هر دو بسته باشند .



« شکل (۶) »

در شکل (۶ - b) زمانی جریان برقرار خواهد شد ، ($X = 1$) که هر دو کلید بطور همزمان بسته باشند ($A = 1$ و $B = 1$) ، بنابراین چنین نتیجه می گیریم که شکل (۶) مبین عمل منطقی AND و نیز عمل منطقی OR است . اکنون می توان به کمک این روش ، معادلات جبر بول را بر اثبات نمود .

مثال ۱ : ثابت کنید : $A \cdot (B + C) = A \cdot B + A \cdot C$
 به کمک روش سونچ های الکتریکی طرف چپ رابطه را ترسیم می کنیم :



« شکل (۷) »

تا وقتی A بسته نباشد هر چند B و C هم بسته باشند جریان برقرار نخواهد شد. (Y-a)
 اگر مدار را به صورت شکل (Y-b) تغییر دهیم حال رابطه منطقی متناهی با این
 شکل را می نویسیم: مدار از دو شاخه موازی تشکیل شده یک شاخه نشان دهنده A.B و شاخه
 دیگر بیان کننده A.C می باشد و در کل چون بطور موازی با هم قرار گرفته اند رابطه نشان دهنده
 عمل کل مدار بصورت: $(AB) + (AC)$ خواهد بود.

مثال ۲: ثابت کنید: $\bar{A} \cdot A = 0$

اگر A را بصورت یک کلید بسته نشان دهیم \bar{A} بصورت یک کلید باز خواهد بود چون عمل AND
 انجام شده پس دو کلید باید سری قرار گیرند. مشاهده می کنید که هیچگاه جریانی برقرار
 نخواهد شد.

بنابراین $A \cdot \bar{A} = 0$



شکل (۸)

۶- قانون دمورگان: این قانون در مورد نفی کردن روابط بیان می شود مثل:

$$\bar{X} = \overline{A+B+C}$$

برطبق این قانون برای بدست آوردن نفی هر تابعی باید:

الف) هر یک از متغیرها را نفی (NOT) کرد.

ب) عمل OR را به AND و عمل AND را به OR تبدیل کرد.

مثال ۱: نفی تابع $X = A+B$ را بدست آورید

حل: برای بدست آوردن $\overline{(A+B)}$ باید متغیرهای A و B را نفی کنیم و علامت OR
 را به AND تبدیل نمائیم بنابراین داریم

$$\bar{X} = \overline{(A+B)} = \bar{A} \cdot \bar{B}$$

مثال ۲: نفی تابع $X = A \cdot B$ را بدست آورید

حل:

$$\bar{X} = \overline{A \cdot B} = \bar{A} + \bar{B}$$

قانون دمورگان را می توان از طریق مقدار دادن به متغیرها و تشکیل جدول صحت برای توابع،
 اثبات نمود.

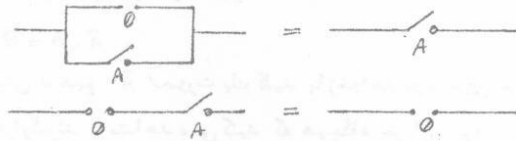
۷- قانون عینیت: هرگاه روی دو متغیر یکمان عمل OR و AND انجام گیرد، نتیجه برابر همان متغیر خواهد بود:

$$A + A = A$$

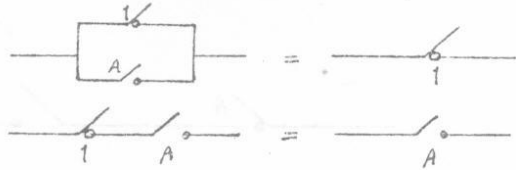
$$A \cdot A = A$$

۸- روابط زیر همواره صادق هستند:

$$\begin{cases} 0 + A = A \\ 0 \cdot A = 0 \end{cases}$$



$$\begin{cases} 1 + A = 1 \\ 1 \cdot A = A \end{cases}$$



نتیجه ۱: با توجه به آنچه در ردیف ۸ بیان شد ($1 \cdot A = A$) و استفاده از قانون توزیع روابط زیر حاصل می‌شوند.

$$1) \quad A + AB = A \cdot 1 + A \cdot B = A(B+1)$$

$$\ll A + AB = A \cdot 1 = A \gg \quad \text{چون } B+1 = 1 \text{ بنابراین:}$$

$$2) \quad A \cdot (A+B) = (AA) + (AB) = A + AB = A$$

$$\ll A \cdot (A+B) = A \gg$$

— ساده کردن عبارات منطقی به کمک قوانین جبر بول:

در جبر معمولی، عبارات بزرگ و پیچیده را به کمک اتحادها و روابط اثبات شده، ساده می‌گردیم. در جبر بول هم به کمک قوانینی که در بالا ذکر شد روابط منطقی پیچیده را می‌توان به ساده‌ترین شکل آن بیان کرد.

مثال ۱: عبارت $A(\bar{A} + B)$ را ساده کنید.

$$A \cdot (\bar{A} + B) = A\bar{A} + AB$$

طبق قانون توزیع:

$$= 0 + AB = AB$$

طبق قانون متمم و قانون هشتم

مثال ۲: نفی تابع \bar{Y} را بدست آورده آنرا ساده کنید.

$$Y = (AB + C)(BC)$$

$$\bar{Y} = \overline{[(AB + C)(BC)]}$$

طبق قانون مورگان می توان نوشت :

$$= \overline{(AB + C)} + \overline{(BC)}$$

$$= [(\bar{A}\bar{B}) \cdot \bar{C}] + (\bar{B} + \bar{C})$$

$$= [(\bar{A} + \bar{B}) \cdot \bar{C}] + \bar{B} + \bar{C}$$

$$= (\bar{A}\bar{C} + \bar{C}) + (\bar{B}\bar{C} + \bar{B}) = \bar{C} + \bar{B}$$

طبق قانون توزیع :

مثال ۳: عبارت $\bar{A}\bar{B} + AB + \bar{A}B$ را ساده کنید.

$$\bar{A}\bar{B} + AB + \bar{A}B = [A \cdot 1] + \bar{A}B = A + \bar{A}B$$

$$= (A + \bar{A})(A + B) = A + B$$

— فرم قانونی یا استاندارد عبارت بول :

در این قسمت روش کلی تجزیه و تحلیل در توابع بول و هدف از ساده کردن آنها را بررسی می کنیم . قبلاً به اصطلاحات زیر که مورد نیاز است توجه کنید :

۱- به هر یک از متغیرها یا منفی آنها حرف می گوئیم مانند $A, \bar{A}, B, \bar{B}, \dots$

۲- عبارت حاصلضرب: ترکیب حروف که با عمل کننده AND بهم مربوط شده اند

مانند: $(ABC, A\bar{B}D, \dots)$ را عبارات حاصلضرب می گوئیم .

در اینجا شماره این نکته توجه می دهیم که وقتی بین چند حرف رابطه منطقی AND برقرار است . از گذاشتن سمبل عملیاتی AND خودداری می شود (چنان که تاکنون نیز در بعضی موارد این سمبل را حذف کرده ایم) .

۳- عبارت مجموع: وقتی یک سری حروف بوسیله عمل کننده OR بهم مربوط شده باشند

تشکیل عبارت حاصل جمع یا عبارت مجموع را می دهند مانند: $A + \bar{B}$ و $A + C + \bar{D}$ و ...

۴- عبارت نرمال: همان عبارت حاصلضرب یا عبارت مجموع است که در آن هیچ متغیری

بیش از یک بار ظاهر نمی شود . به بیان دیگر فرم نرمال بهترین شکل ممکن از نظر نداشتن متغیرهای زائد است چون تکرار هر متغیر در یک عبارت یکی از چهار حالت زیر را دارد که قابل ساده شدن است .

$$A \cdot A = A \quad ; \quad A + A = A \quad ; \quad A + \bar{A} = 1 \quad ; \quad A \cdot \bar{A} = 0$$

لذا ظهور مکرر یک متغیر در عبارت مجموع یا حاصلضرب همیشه زائد است یا منتج به یک تابع مشکل می گردد . در جبر بول توابع را برای اینکه به فرم استاندارد در آوریم از دو روش استفاده می شود . در روش اول ، توابع را طوری ساده می کنیم که در آخر بصورت عبارات مجموع در آیند . و در روش دوم توابع به گونه ای ساده می گردند که در آخر بصورت عبارات حاصلضرب در آیند . الف) مجموع حاصلضرب ها : با مثالهایی که در زیر می آید . مطلب را روشن می کنیم :

$$f(A, B, C, D) = (AC + B)(CD + \bar{D}) \quad \text{مثال ۱}$$

این یک تابع است که بصورت غیر استاندارد بیان شده است اگر $AC = x$ و $CD = y$ فرض شود تابع بصورت $f(A, B, C, D) = (x + B)(y + \bar{D})$ در می آید . حال به کمک قوانین توزیع آنرا ساده می کنیم .

$$f(A, B, C, D) = (x + B)y + (x + B)\bar{D} = [xy + By] + [x\bar{D} + B\bar{D}]$$

بجای x و y مقدارش را می گذاریم :

$$= ACCD + BCD + AC\bar{D} + B\bar{D}$$

$$= ACD + BCD + AC\bar{D} + B\bar{D}$$

مثال ۲: فرم مجموع حاصلضربهای تابع زیر را بدست آورید .

$$f(A, B, C, D, E) = (\bar{A}\bar{C} + \bar{D})(\bar{B} + C\bar{E})$$

$$= [(\bar{A} + \bar{C}) + \bar{D}][\bar{B} \cdot (\bar{C} + \bar{E})]$$

$$= [(\bar{A} + \bar{C}) + \bar{D}] \cdot \bar{B} \cdot (\bar{C} + \bar{E})$$

$$= (\bar{A}\bar{B} + \bar{B}\bar{C} + \bar{D}\bar{B})(\bar{C} + \bar{E})$$

$$= \bar{A}\bar{B}\bar{C} + \bar{A}\bar{B}\bar{E} + \bar{B}\bar{C} + \bar{B}\bar{C}\bar{E} + \bar{B}\bar{C}\bar{D} + \bar{B}\bar{D}\bar{E}$$

- با حل این دو مثال به روش کلی تبدیل توابع بول به فرم حاصلضربها می توان بی بسرد .
 در دو مثال بالا مشاهده میشود که در هر یک از حاصلضربها ، متغیرها تماما " شرکت ندارند .
 مثلا " یکی بصورت $\bar{A}\bar{B}\bar{C}$ و در دیگری بشکل $\bar{B}\bar{C}\bar{D}$ میباشد . چنانچه تابعی به فرم کلی
 $f(A, B, C, D)$ داشته باشیم و تابع را بشکل مجموع حاصلضربها در آوریم -----
 گونه ای که در هر عبارت حاصلضرب چهار متغیر یا نفی آنها حتما " وجود داشته باشند . اینگونه
 حاصلضربها را عبارات کوچک (Min Terms) می گوئیم .
 وقتی تابع f بصورت مجموع " مین ترم " بیان می شود آنرا فرم قانونی مجموع حاصلضربها می گویند .
 مثال ۳ : حاصل مثال ۱ را به فرم قانونی مجدوع مین ترمها بسط دهید .

$$f(A, B, C, D) = ACD + BCD + AC\bar{D} + B\bar{D}$$

طبق قانون هشتم می توان در یک عبارت حاصلضرب " ۱ " اضافه نمود .
 $ACD = ACD \cdot 1$ و نیز می دانید برای هر متغیر رابطه $A + \bar{A} = 1$ برقرار است و برای هر متغیر می توان نوشت :

$$A + A = A$$

باتوجه به این روابط می توانیم تابع f را چنین بنویسیم :

$$\begin{aligned} f(A, B, C, D) &= ACD(B + \bar{B}) + BCD(A + \bar{A}) + AC\bar{D}(B + \bar{B}) \\ &\quad + B\bar{D}(A + \bar{A})(C + \bar{C}) \\ &= ABCD + \bar{A}BCD + \bar{A}BCD + ABC\bar{D} + \bar{A}BC\bar{D} \\ &\quad + [AB\bar{D} + \bar{A}B\bar{D}](C + \bar{C}) \end{aligned}$$

$$\begin{aligned} f(A, B, C, D) &= ABCD + \bar{A}BCD + \bar{A}BCD + ABC\bar{D} + \bar{A}BC\bar{D} \\ &\quad + AB\bar{C}\bar{D} + \bar{A}B\bar{C}\bar{D} + \bar{A}B\bar{C}\bar{D} \end{aligned}$$

- ب (حاصلضرب مجموعها : به هر جمله مجموع در حاصلضرب مجموعها عبارت بسوزگ
 (Max Term) گویند در صورتیکه به شکل قانونی نوشته شود .
 مثال : عبارت زیر را بصورت حاصلضرب مجموع بنویسید :

$$\begin{aligned} f(A, B, C, D) &= A + C + B\bar{D} \\ &= A + (C + B\bar{D}) = A + [(C + \bar{B})(C + \bar{D})] \\ &= (A + C + \bar{B})(A + C + \bar{D}) \end{aligned}$$

جواب مساله در اینجا حاصل شده ولی فرم قانونی خود را ندارد . حال برای حصول فرم قانونی

چنین می نویسیم :

$$f(A, B, C, D) = [(A+C+\bar{B}) + D\bar{D}][A+C+\bar{D} + B\bar{B}]$$

$$= (A+C+\bar{B}+D)(A+C+\bar{B}+\bar{D})(A+C+\bar{D}+B)$$

$$= (A+C+\bar{B}+D)(A+C+\bar{B}+\bar{D})(A+C+\bar{D}+B)$$

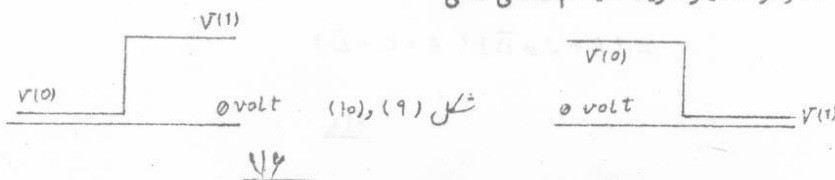
$$f(A, B, C, D) = (A+\bar{B}+C+D)(A+\bar{B}+C+\bar{D})(A+B+C+\bar{B})$$

* گیت ها با استفاده از ترانزیستور ، دیود و مقاومت *

در مسائل فیزیکی نظیر رله و کلید خاصیتی وجود دارد که از آن برای بیان روابط منطقی و ساخت مداراتی که بتوان اعمال AND ، OR و NOT را انجام دهد استفاده میشود . این خاصیت را خاصیت کلید زنی (Switching) می نامند . در ساختمان سیستم های دیجیتال عمل کلید زنی اغلب به وسیله مدارات الکترونیکی انجام می گیرد . یک سیستم دیجیتال از مدارهای مختلفی تشکیل شده که می توان آنها را به قسمت های کوچکتر که هر کدام یک عمل منطقی را انجام می دهد تقسیم کرد . به این اجزای تشکیل دهنده سیستم های دیجیتال گیت (Gate دروازه) می گویند . و ما در این بخش به چگونگی ساخت مدارات الکترونیکی گیت های پرکاربرد می پردازیم که هر کدام بیان کننده یک رابطه منطقی است .

— سیستم های منطقی :

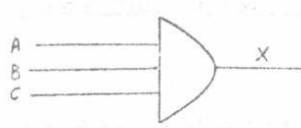
متغیرها در روابط منطقی دارای دو مقدار (0 و 1) می باشند . در مثالهای قبیل دیدیم که از خاصیت کلید زنی که دارای دو حالت متمایز است ، برای بیان دو مقدار (0) و (1) استفاده کردیم . برای ساختن یک مدار الکترونیکی که یک عمل منطقی را انجام می دهد برای نمایش مقدار صفر و یک از دو طراز ولتاژ استفاده می شود . بدین معنی که مثلاً ولتاژ صفر ولت نمایش دهنده مقدار " 0 " و ولتاژ " 5 " ولت نشان دهنده مقدار (1) فرض میشود . بطور کلی در یک مدار منطقی طرازی (Level — Logic) هر کدام از مقادیر " 0 " و " 1 " بوسیله یکی از دو طراز ولتاژ مختلف مشخص میشود . چنانچه مطابق شکل (9) ولتاژ مثبت ترا طراز (1) و دیگری را طراز (0) در نظر می گیریم سیستم را سیستم منطقی مثبت (positive — Logic) گویند . از طرف دیگر در یک سیستم منطقی منفی



ولتاژ منفی تر (حالت ۱) و ولتاژ مثبت تر (حالت ۰) در نظر می گیرند مطابق شکل (۱۰). باید تاکید کرد که مقادیر دوطراز ولتاژ، حتماً نباید یک مقدار ثابت و دقیق باشد. مثلاً در حالت (۰) لازم نیست ولتاژ دقیقاً صفر باشد می توان ولتاژ طراز (۰) را مقدار محدود ولتاژ صفر در نظر گرفت، چون در مدارات الکترونیکی که بوسیله دیود یا ترانزیستور برای انجام روابط منطقی ساخته می شوند، اجزاء تشکیل دهنده مدار (برای مثال دیود) با $V_{CE} = 0.6V$ ایده آل نیستند و پارامترهای فیزیکی آنها از یک نمونه به نمونه دیگر تفاوت داشته و تابع درجه حرارت می باشند. بعداً خواهیم دید که برای ساخت چنین مدارهایی از دیود و ترانزیستور استفاده خواهد شد و همانطور که می دانید V_{CE} و ولتاژ اشباع V_{CE} در ترانزیستورها، دقیقاً با هم برابر نیستند. به علاوه سیگنالهای ناخواسته (نویز) ممکن است وارد مدار شود. به این دلایل طرازهای دیجیتال دقیقاً مشخص نمی شود بلکه هر حالت صفر یا یک بوسیله یک باند ولتاژ (ردیف ولتاژ) در حدود طراز مورد نظر، مشخص می شود. مثلاً طراز ولتاژ دقیقاً ۰ یا صفر ولت مشخص نمی کند. بلکه طراز ولتاژ مثبت را با (۱ ولت \pm ؛ ولت) و طراز ولتاژ پائین را با (۰.۲ ولت \pm ۰.۲ ولت) مشخص می کنند.

گیت OR (یا):

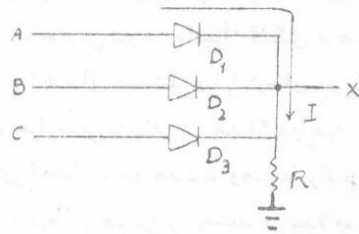
یک گیت OR دارای دو یا چند ورودی و یک خروجی است و طبق تعریف زیر عمل می نماید. خروجی این گیت وقتی در حالت (۰) است که تمام ورودیهای آن در حالت (۰) باشند و خروجی وقتی در حالت (۱) است که یکی یا چند ورودی A و B و ... در حالت (۱) باشند. بدیهی است که هر یک از ورودیهای توانمند در مقدار ممکن (۰) یا (۱) را داشته باشند. سمبل استاندارد گیت OR، جدول صحت و عبارت بول آن برای یک گیت OR با سه ورودی ملاحظه می شود.



$X = A + B + C$

A	B	C	X
۰	۰	۰	۰
۰	۰	۱	۱
۰	۱	۰	۱
۰	۱	۱	۱
۱	۰	۰	۱
۱	۰	۱	۱
۱	۱	۰	۱
۱	۱	۱	۱

حال می پردازیم به مطالعه یک مدار الکترونیکی که چگونه بوسیله دیود و مقاومت یک مدار منطقی OR تشکیل می شود، به این مدار، سیستم منطقی با دیود می گویند. در زیر یک نمونه از این نوع مدار نشان داده شده است که در سیستم منطقی مثبت عمل می کند.



« شکل (۱۱) »

همانطور که قبلاً اشاره شد چون در سیستم منطقی مثبت کاری کنیم ولتاژ مثبت ترم مربوط به حالت (۱) است بنابراین اگر مدار را ایده آل فرض کنیم.

$$V(0) = 0^V \quad \text{و} \quad V(1) = 5^V$$

در حالتی که ورودیهای A و B و C در حالت (0) هستند یعنی به صفر ولت وصل هستند بین کاتد و آند هر یک از دیودها، اختلاف ولتاژ صفر و دیودها هیچکدام هدایت نمی کنند. بنابراین جریانی در مقاومت R وجود نداشته و ولتاژ نقطه X (خروجی) برابر صفر است. یعنی خروجی در حالت (0) است حالا چنانچه هر یک از ورودیها را از صفر ولت به +5 ولت ببریم، مثلاً ورودی A، +5 ولت باشد دیود D1 در بایاس موافق قرار گرفته شروع به هدایت می کند. (شکل ۱۱) مسیر جریان از داخل D1 به R و سپس به زمین می رود و مدار خود را می بندد. رابطه ولتاژ را می توان چنین نوشت:

$$V_A = V_X + RI \quad \text{ولتاژ دوسر دیود در بایاس موافق} \quad V_X = 0$$

در حالت ایده آل $V_X = 0$ در نتیجه: $V_A = RI = 5^V$ یعنی افت ولتاژ R برابر 5 ولت می باشد. با مراجعه به شکل (۱۱) می توان دریافت که ولتاژ نقطه X برابر است با RI:

$$V_X = RI = +5^V$$

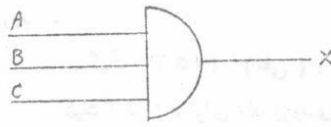
یعنی خروجی به حالت (۱) می رود. همین استدلال را می توان بطور مشابه برای هر یک از ورودیهای دیگر انجام داد حال چنانچه دو یا هر سه ورودی به ولتاژ +5 ولت وصل شوند، متعاقباً دیودهای مربوطه به بایاس موافق رفته و هدایت می کنند و باز هم چون افت ولتاژ دوسر دیود در بایاس موافق $V_X = 0$ است، ولتاژ نقطه X برابر +5 ولت شده یعنی خروجی در حالت (۱) قرار دارد. همانطور که ملاحظه می کنید عمل مدار فوق با عمل منطقی

OR مطابقت دارد .

- گیت AND (و) :

گیت AND دارای دو یا بیش از دو ورودی است و طبق تعریف زیر عمل می نماید :
 خروجی گیت AND ، (1) است وقتی که فقط و فقط تمام ورودیهای آن در حالت (1) باشد
 و در غیر اینصورت خروجی آن صفر است . جدول استاندارد ، جدول صحت و عبارت بول یک گیت
 AND ، با سه ورودی در زیر ملاحظه می شود .

A	B	C	X
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	1



$$X = A \cdot B \cdot C$$

مدار منطقی گیت AND که با دیود ساخته شده در زیر آمده است . اکنون به شرح چگونگی کار آن می پردازیم :

این یک مدار منطقی AND در سیستم مثبت است با دو ورودی . می دانیم که در - سیستم منطقی مثبت $V(0) = 0^v$ و $V(1) = +5^v$ هرگاه A و B در حالت صفر قرار گیرند یعنی :

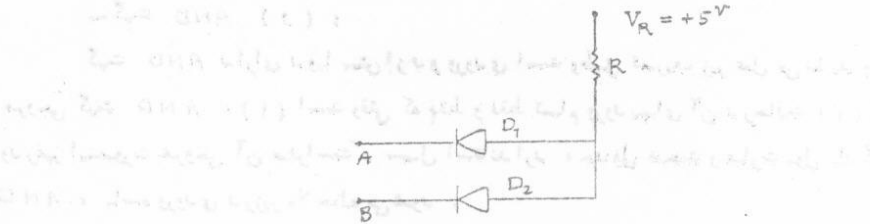
$$V_A = V_B = V(0) = 0$$

دیودهای D_1 و D_2 هر دو در بایاس موافق قرار گرفته و هدایت می کنند در نتیجه ولتاژ خروجی برابر V_X دیود خواهد بود : $V_X = V_X$ و چون V_X صفر فرض می شود (مدار ایده آل فرض شده) پس $V_X = 0$ یا $V_X = V(0)$ یعنی خروجی در حالت (0) است . چنانچه فقط یکی از ورودیها به حالت (1) برود ، یعنی $V_A = V(1)$ یا $V_B = V(1)$ در هر یک از دو حالت ، یکی از دیودها هدایت کرده و دیگری در بایاس مخالف قرار خواهد گرفت در چنین حالتی ولتاژ خروجی باز هم برابر V_X خواهد شد $V_X = 0$ یا $V_X = V(0)$ پس خروجی هنوز در حالت (0) است . حالا چنانچه هر دو ورودی در حالت (1) قرار گیرند یعنی $V_A = V_B = V(1) = +5^v$ در این حالت هر دو دیود D_1 و D_2 در حالت قطع خواهند بود . در نتیجه از مقاومت R جریانی عبور نکرده افت ولتاژی آن صفر خواهد بود .

1- منطقی

$$V_x = V_R - RI \ ; \ RI = 0 \ \rightarrow \ V_x = V_R = +5V$$

شکل (۱۲) :

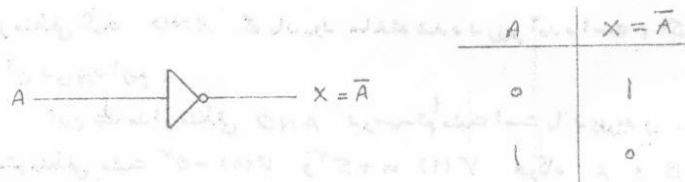


« شکل (۱۲) »

نتیجه می شود که $V_x = V$ (۱) یعنی فقط در این حالت است که خروجی به حالت (۱) می رود .

گیت NOT (نفی) :

گیت NOT دارای یک ورودی و یک خروجی است و عمل منطقی نفی کردن را طبق تعریف زیر انجام می دهد : خروجی یک مدار نفی وقتی حالت (۱) را دارا خواهد بود که ورودی آن در حالت (۰) باشد و چنانچه ورودی در حالت (۱) باشد خروجی حالت (۰) را دارا خواهد شد . سمبل استاندارد گیت منطقی NOT ، عبارت بول و جدول صحت مربوطه در زیر مشخص می شود :

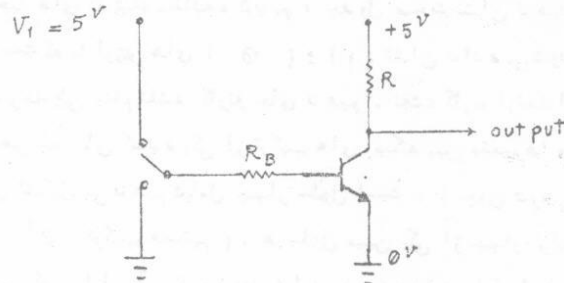


باتوجه به شکل (۱۳) عمل منطقی NOT را می توان به شکل استاندارد یک دایره کوچک که در نقطه‌ای که خط سیگنال ، سمبل گیت منطقی را قطع می کند ، نشان داد .



« شکل (۱۳) »

مدار ترانزیستوری شکل (۱۴) عمل NOT را در سیستم منطقی مثبت انجام می دهد .



« شکل (۱۳) »

چنانچه ورودی A به صفر ولت وصل شود (در حالت 0 قرار گیرد) ولتاژ بین بیس-امیتر صفر بوده، ترانزیستور در حالت قطع می باشد در نتیجه ولتاژ روی کلکتور ترانزیستور به علت عدم جریان در R برابر 5+ ولت است یعنی خروجی در حالت (1) واقع شده است. حالا چنانچه ورودی را به 5+ ولت (1) وصل کنیم، ولتاژ مثبت از طریق R_B به بیس وارد شده که چنانچه R_B را مناسب انتخاب کنیم، ترانزیستور به اشباع خواهد رفت. در این حالت ولتاژ نقطه X (کلکتور) برابر با 0.1V ≈ V_{sat} می شود که تقریباً صفر است یعنی خروجی به حالت (0) رفته است. بنابراین می بینید که هرگاه V(A) = V(0) باشد V_X = V(1) و هرگاه V_A = V(1) ، V_X = V(0) می شود. پس مدار فوق می تواند عمل منطقی NOT را در سیستم منطقی مثبت انجام دهد.

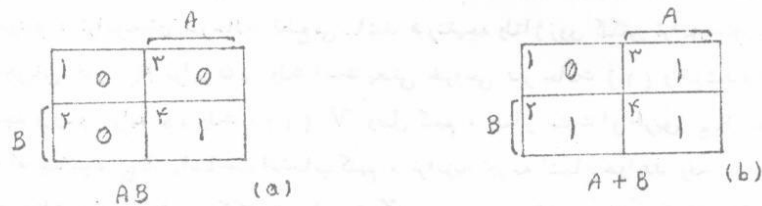
« نقشه کارنو »

روشهای جبری و قوانینی نظیر $AB + A\bar{B} = A$ جهت ساده کردن عبارات منطقی که تعداد متغیرهای آن زیاد است کاری طولانی می باشد. در این قسمت روش نمایش توابع بول به کمک نقشه کارنو را بررسی می کنیم. نقشه کارنو در واقع شکل تغییر یافته جدول صحت است و بخصوص برای ساده کردن عبارات و طرح مدارات منطقی به ماکم خواهد کرد. ابتدا جدول صحت برای دو متغیر را در نظر بگیرید. برای مثال جدول صحت مربوط به روابط منطقی OR و AND در مورد دو متغیر بصورت زیر است:

A	B	AB
0	0	0
0	1	0
1	0	0
1	1	1

A	B	A+B
0	0	0
0	1	1
1	0	1
1	1	1

همانگونه که در بحث های گذشته مطالعه کردیم ، جدول صحت نشان دهنده يك رابطه منطقی بین دو متغیر است که با ارزش های (0) و (1) نشان داده می شود . اکنون می خواهیم این ارزش ها را در جدولی بنام نقشه کارنو جای دهیم . نقشه کارنو از تعدادی سلول یا خانه تشکیل شده که هر يك بیان کننده یکی از ترکیب های ممکنه بین متغیرها می باشد . جدولی که برای مثال فوق تشکیل می دهیم شامل چهار سلول است . (چون در هر يك از جدولها ، فقط دارای $2^2 = 4$ ترکیب هستیم) . هر سلول مبین یکی از چهار ترکیب ممکن است . در هر سلول برای ترکیبی که به ازای آن تابع وجود دارد (1) و بقیه سلولها را می توان خالی گذاشت و یا با (0) پر کرد . شکل تغییر یافته جدول صحت که بصورت نقشه کارنو نشان داده شده است در زیر ملاحظه می گردد . شکل (15)

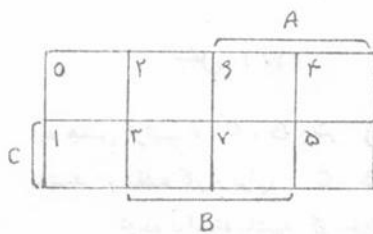


شکل (15)

در جدولهای فوق هر سلول دارای يك معنی است . مثلاً سلول يك ، در این سلول A و B هیچك وجود ندارند . ($A = 0$ و $B = 0$) و سلول ۲ ، وجود دارد ولی A وجود ندارد ($A = 0$ و $B = 1$) سلول ۳ ، وجود دارد ولی B وجود ندارد ($A = 1$ و $B = 0$) و بالاخره سلول ۴ نشان دهنده وجود هر دو متغیر است ($A = B = 1$) . اکنون با توجه به ارزش هر يك از سلولها ، جدولهای ($A \cdot B$) و ($A + B$) را میتوان درك کرد . همانگونه که ملاحظه می کنید $A \cdot B$ زمانی وجود دارد ($A \cdot B = 1$) که هم A وجود داشته باشد و هم B .

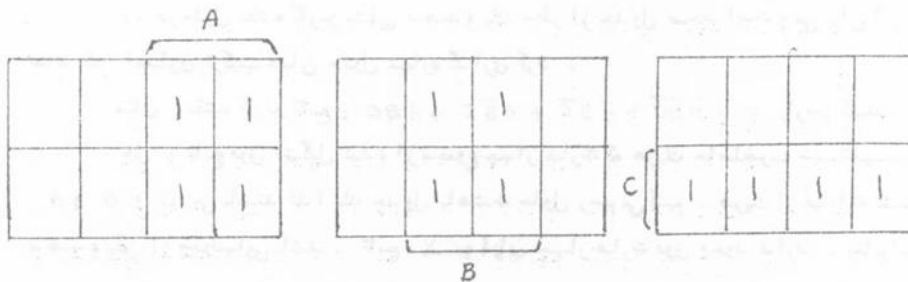
در نتیجه همانطور که در قسمت (۱) نشان داده شده ، باید در سلول چهارم (۱) قرار گیرد و بقیه را با صفر پر کنیم . با همین شیوه استدلال ، جدول قسمت (۲) چنین بدست می آید که در سلولهای ۲ و ۳ و ۴ را قرار می دهیم و سلول اول را با صفر پر می کنیم . مثال فوق در مورد دو متغیر بود . می توانیم تعداد متغیرها را افزایش دهیم بدیهی است با افزایش متغیرها ، تعداد حالات ترکیبی ممکنه بیشتر شده و در نتیجه نقشه کارنو بزرگتر و مسا سلولهای بیشتر خواهیم داشت . بطوریکه تعداد سلولهای لازم جهت نمایش يك جمله که تابع n متغیر است ، تعداد حالات ترکیبی ممکنه 2^n خواهد بود . زیرا هر ترکیب به يك سلول احتیاج

دارد. مثال زیر طرز نمایش نقشه کارنو برای روابط AND و OR با سه متغیر A ، B و C را نشان می‌دهد. جدول صحت هر یک را جهت یادآوری ذکر می‌کنیم تا از روی آن نقشه کارنو بهتر درک شود. چون سه متغیر داریم باید نقشه کارنو دارای هشت سلول باشد. در زیر یک نقشه کارنو که از هشت سلول تشکیل گردیده به نمایش گذاشته شده است. برای درک بهتر این مطلب که هر سلول نشان دهنده کدامیک از حالات ممکنه ترکیبی است. آنها را برحسب ارزش اعشاری معادل هر یک از اعداد باینری ABC موجود در جدول صحت شماره گذاری کرده ایم یعنی اعداد 0 تا 7 هر یک نشان دهنده یکی از سلولها شده‌اند. بطور مثال سلولی که با عدد 0 مشخص شده معادل عدد باینری 101 است و با مقایسه با شکل کلی $A \cdot B \cdot C$ درمی‌یابیم که این سلول حالتی را نشان میدهد که در آن A و C وجود دارند و B وجود ندارد ($A=1$ و $B=0$ و $C=1$)



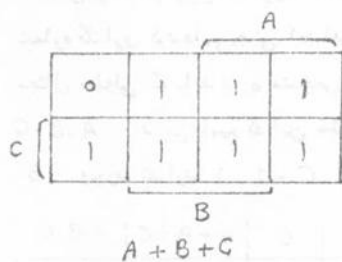
A	B	C	$A+B+C$	$A \cdot B \cdot C$
0	0	0	0	0
0	0	1	1	0
0	1	0	1	0
0	1	1	1	0
1	0	0	1	0
1	0	1	1	0
1	1	0	1	0
1	1	1	1	1

برای اینکه از این به بعد در تشکیل نقشه کارنو دچار ابهام نشویم، ذکر این مطلب لازم است که علامت گذاری که در اطراف نقشه کارنو می‌شود، هر یک نشان دهنده حوزه وجود یک متغیر را - اعلان می‌کند. به عبارت دیگر نقشه کارنو فوق را برای هر یک از متغیرهای A و B و C تفکیک کنیم، چنین خواهیم داشت:

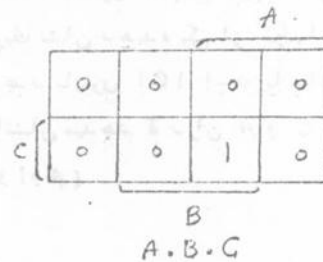


۴۴

ملاحظه می کنید که سلولهایی که بوسیله آکولاد برای هر یک از متغیرها مشخص می شوند حوزه - وجود (1) آن متغیر را نشان می دهد. اکنون اگر بخواهیم نقشه کارنو را برای $A + B + C$ تشکیل دهیم، می توانیم چنین استدلال کنیم که $A + B + C$ زمانی وجود دارد که حداقل یکی از متغیرها وجود داشته باشند. با این استدلال نقشه کارنو برای $A + B + C$ به این صورت خواهد شد. شکل (16)



شکل (16)



شکل (17)

به همین ترتیب، $A.B.C$ زمانی وجود دارد که A ، B و C با هم وجود داشته باشند. نقشه کارنو برای $A.B.C$ در شکل (17) آمده است.

توجه داشته باشید که سلولی که ارزش (1) را دارا شده، در حوزه وجود A و B و C می باشد. یا عبارت دیگر تنها سلولی است که در سه حوزه وجودی A و B و C مشترک است. با مراجعه به نقشه کارنوئی که در شکل آمد و سلولهای آنرا شماره گذاری کردیم، چنانچه مقایسه ای صورت بگیرد، درمی یابیم که سلول 7 ارزش یک را دارا شده و این خود مصداق این مطلب است که عدد باینری $A.B.C = 111$ میباشد.

نتیجه کلی: از مطالب فوق می توان چنین نتیجه گرفت:

1- نقشه کارنو شکل تغییر یافته جدول صحت است.

2- هر سلول نقشه کارنو نشان دهنده یک سطر از جدول صحت است و می توان آنرا با

عدد کد اعشاری ترکیب همان سلول شماره گذاری کرد.

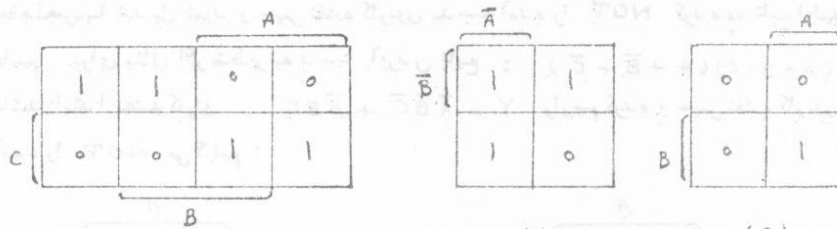
مثال: نقشه کارنو تابع $X = \bar{A}\bar{B}C + \bar{A}B\bar{C} + A\bar{B}C + ABC$ را رسم کنید.

حل: تابع فوق تشکیل شده از مجموع چهار عبارت که هر یک حاصل ضرب سه متغیر

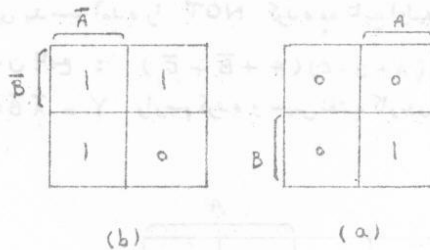
A و B و C می باشند لذا یک جدول با هشت سلول رسم می کنیم. هر یک از عبارات نشان

دهنده یکی از سلولهای می باشد. تابع X به ازای چهار عبارت فوق وجود دارد. بنابراین

سلول مربوط به هریک از عبارات را پیدا کرده و در آن ارزش (۱) قرار می دهیم و بقیه سلولها ارزش (۰) را دارایی شوند. شکل (۱۸)



شکل (۱۸)



شکل (۱۹)

مثال ۳: نقشه کارنو $A \cdot B$ و $\overline{A \cdot B}$ را ترسیم کنید.

حل: نقشه کارنو $A \cdot B$ همانطور که در ابتدای مبحث کارنو ذکر شده به صورت شکل

(۱۹-ا) می باشد اما در مورد $\overline{A \cdot B}$ می توان بر طبق قانون دمورگان چنین نوشت:

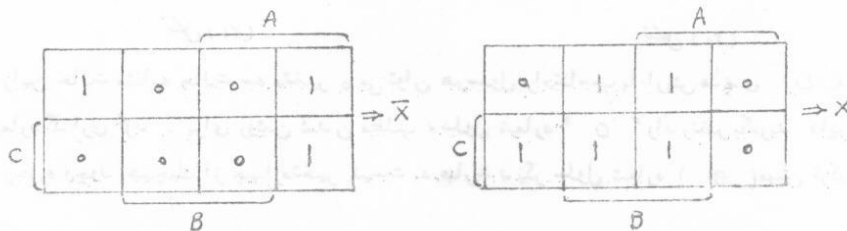
$\overline{A \cdot B} = \overline{A} + \overline{B}$ ، بنابراین در نقشه کارنو زمانی $\overline{A \cdot B}$ وجود دارد که \overline{A} یا \overline{B} وجود داشته باشند و این استدلال نقشه کارنو بصورت شکل (ب) بدست می آید. از مقایسه شکل (۱۹) (ا) و (ب) چنین نتیجه می گیریم: اگر نقشه کارنو یک تابع در دست باشد، چنانچه سلولهایی که دارای ارزش (۱) هستند جایشان را به ارزش (۰) و برعکس سلولهایی که دارای ارزش (۰) هستند به (۱) تبدیل شوند، نقشه کارنو بدست آمده مبین نفی تابع سابق است.

مثال: نقشه کارنو $(A+B+C)(\overline{A}+B+C)(\overline{A}+B+\overline{C})$ را بدست آورید.

حل: طبق قانون دمورگان می توان نوشت:

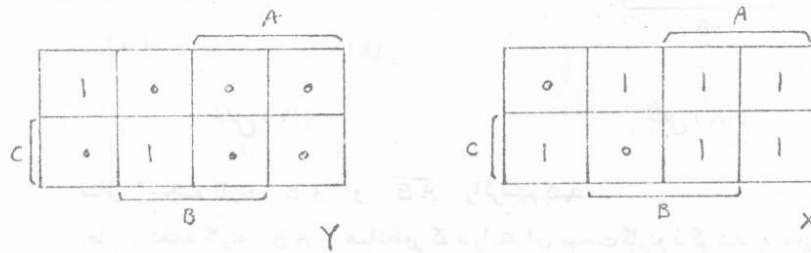
$$\begin{aligned} \overline{X} &= (A+B+C)(\overline{A}+B+C)(\overline{A}+B+\overline{C}) \\ &= \overline{A} \overline{B} \overline{C} + A \overline{B} \overline{C} + A \overline{B} C \end{aligned}$$

اکنون نقشه کارنو برای \overline{X} و X را تشکیل می دهیم:

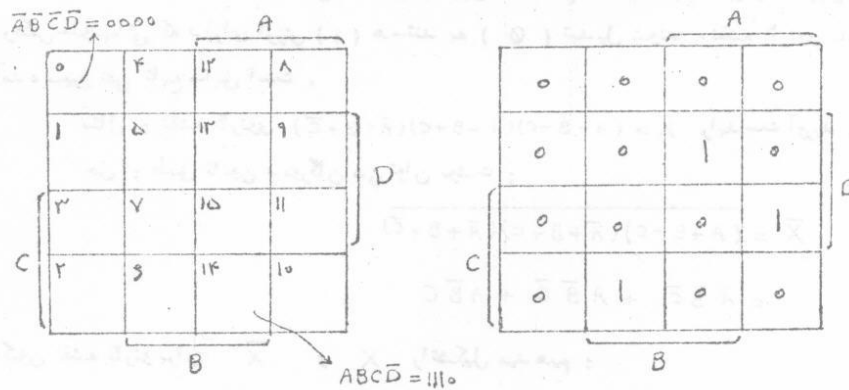


۱۸

مثال فوق نشاندهنده این مطلب است که چنانچه تابعی بصورت حاصلضرب مجموع داده شود، می توان برای بدست آوردن نقشه کارنو مربوط به آن، با استفاده از قضیه دمورگان آنرا به مجموع حاصلضربها تبدیل نمود و سپس نقشه کارنو بدست آمده را NOT کرده به تابع اولیه بدست یابیم. برای مثال اگر منظور به دست آوردن تابع $X = (A+B+C)(A+\bar{B}+\bar{C})$ باشد ابتدا نقشه کارنو $Y = \bar{A}\bar{B}\bar{C} + \bar{A}BC$ را رسم کرده و سپس نقشه کارنو بدست آمده را NOT می کنیم:



مثال: نقشه کارنو $X = AB\bar{C}D + A\bar{B}CD + \bar{A}BC\bar{D}$ را بدست آورید.
 حل: در این حالت تابع از چهار متغیر تشکیل شده است. نقشه کارنو برای چهار متغیر طبق رابطه 2^n باید دارای $2^4 = 16$ سلول باشد. ترتیب قرار گرفتن سلولها با توجه به چهار متغیر A، B، C و D به صورت شکل (۲۰) درمی آید:



شکل (۲۰)

شکل (۲۱)

در این حالت مشابه حالت سه متغیر می توان هر سلول را متناسب با ارزش عددی ABCD شماره گذاری کرد. برای روشن شدن مطلب، سلول شماره ۰ را در نظر بگیرید، این سلول در حوزه وجود هیچیک از چهار متغیر نیست به عبارت دیگر سلول شماره ۰ (مبین ترکیب

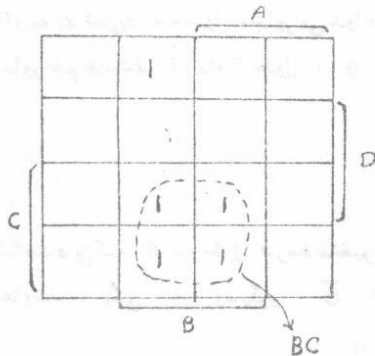
$\bar{A}\bar{B}\bar{C}\bar{D}$ که معادل عدد باینری (۰۰۰۰) است، میباشد، یا سلول شماره (۰) که بیان کننده ترکیب $A\bar{B}\bar{C}D = 1001$ می باشد. اکنون برای بدست آوردن تابع X ، باید در سلولهای $AB\bar{C}D = 1101 = 13_{(10)}$ و $A\bar{B}CD = 1011 = 11_{(10)}$ و $\bar{A}BC\bar{D} = 0110 = 6_{(10)}$ قرار دارد. مطابق شکل (۲۱) ارزش (۱) و در بقیه سلولها ارزش (۰) قرار دارد.

مثال: نقشه کارنو تابع $X = \bar{A}\bar{B}\bar{C}D + \bar{A}\bar{B}CD + ACD$ را رسم کنید.

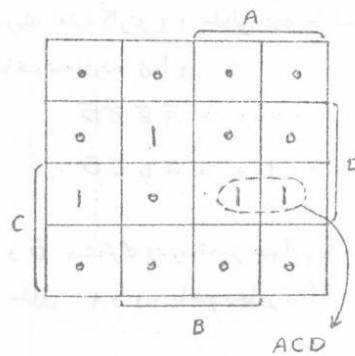
حل: نقشه کارنو با ۱۶ سلول را رسم می کنیم. در سلولهای مرتبط به $\bar{A}\bar{B}\bar{C}D$ و $\bar{A}\bar{B}CD$ ، (۱) قرار می دهیم. در مورد ACD می توان چنین گفت که این ترکیب مستقل از متغیر B می باشد، یعنی چه B باشد و چه نباشد ACD وجود دارد یا مستقل از متغیر B می باشد، یعنی چه B باشد و چه نباشد ACD وجود دارد یا عبارت دیگر ACD ساده شده عبارت $ABCD + \bar{A}BCD$ میباشد پس ترکیب ACD در سلول رابه خود اختصاص می دهد. نقشه کارنو تابع X بصورت شکل (۲۲) خواهد بود.

مثال: نقشه کارنو $X = \bar{A}\bar{B}\bar{C}\bar{D} + BC$ را رسم کنید.

حل: $\bar{A}\bar{B}\bar{C}\bar{D}$ مشخص کننده یک سلول است ولی BC تمام سلولهایسی را که در آنها B و C وجود داشته باشند شامل می شود. همانگونه که در شکل (۲۳) - مبینید ترکیب BC از چهار سلول تشکیل شده که در تمام این سلولها B و C وجود دارند.



شکل (۲۳)



شکل (۲۲)

در دو مثال فوق با دقت در نقشه کارنو در می یابیم که در یک نقشه کارنو با ۱۶ سلول که با چهار متغیر رسم می شود. سلولهای مجاور با هم دارای متغیرهای مشترک هستند. مثلاً دو سلول مجاور هم فقط در یک متغیر با هم تفاوت دارند و در سه متغیر دیگر مشترک اند و یا چهار سلول مجاور در دو متغیر مشترک هستند. یعنی همانگونه که در دو مثال فوق مشاهده کردیم جمله BC بیان کننده چهار سلول مجاور و جمله ACD بیان کننده دو سلول مجاور می باشند. نتیجه ای که در اینجا قابل ذکر است عبارتست از:

۱- در يك نقشه كارنو چهار متغيره حوزه وجود هر متغير ، يك مجموعه باهشت سلول مي باشد . مثلا * A نشان دهنده يك مجموعه هشت سلولي است .

۲- حوزه وجود جمله دومتغيره مانند AB عبارتست از يك مجموعه از سلولها كه هم درحوزه A و هم درحوزه B وجود دارند كه اين تعداد براي نقشه كارنو ۱۶ سلولي ، چهار عدد مي باشد .

۳- حوزه وجود يك جمله سه متغيره مانند ABC دركارنو ۱۶ سلولي ، از دوسلول - مجاور هم تشكيل مي شود .

۴- حوزه وجود يك جمله چهار متغيره مانند ABCD فقط يك سلول است . يعني بين چهار مجموعه A ، B ، C و D فقط يك سلول مشترك وجود دارد .

- سلولهاي مجاور : دوسلول مجاور فقط دريك متغير باهم اختلاف دارند . مانند سلولهاي $\bar{A} B \bar{C} D$ و $\bar{A} \bar{B} \bar{C} D$ كه تفاوت آنها در دو متغير B و \bar{B} مي باشد و در سه متغير ديگر مشترك هستند . بعبارت ديگر اگر از يك سلول به سلول ديگر برويم فقط يك متغير عوض شود ، دوسلول را مجاور گوئيم . اكنون به نقشه كارنو كه در شكل (۲۴) آمده توجه كنيد :

با توجه به تعريف دوسلول مجاور مي خواهيم ببينيم دريك نقشه كارنو ۱۶ سلولي چه سلولهاي مجاور هم هستند ؟ مثلا * سلول (۰) و (۴) باهم مجاورند زيرا :

$$0 = 0000 = \bar{A} \bar{B} \bar{C} \bar{D}$$

$$4 = 0100 = \bar{A} B \bar{C} \bar{D}$$

مشاهده مي كنيد كه دوسلول در سه متغير \bar{A} ، \bar{C} و \bar{D} مشترك و در متغير چهارم باهم متفاوتند (يكي B و ديگري \bar{B} است) آيا سلول ۹ و ۱۱ باهم مجاورند ؟

		A		
		0	1	
	0	4	12	8
	1	5	13	9
	2	6	14	10
	3	7	15	11
C		B		D

شكل (۲۴)

$$9 = 1001 = A\bar{B}\bar{C}D$$

بله زیرا :

$$11 = 1011 = A\bar{B}CD$$

دوسلول در C و \bar{C} اختلاف دارند . آيا سلول ۱۳ و ۷ مجاورند ؟ خير ، زیرا :

$$7 = 0111 = \bar{A}BCD$$

$$13 = 1101 = AB\bar{C}D$$

سلول ۷ و ۱۳ در دو متغیر متفاوتند . (C و \bar{C} و همچنین A و \bar{A}) بنابراین مجاور نمی توانند باشند .

همچنین سلولهای ۰ و ۸ با هم مجاورند زیرا :

$$0 = 0000 = \bar{A}\bar{B}\bar{C}\bar{D}$$

$$8 = 1000 = A\bar{B}\bar{C}\bar{D}$$

بنابراین با توجه به مثالهای بالا حتماً لازم نیست که دوسلول بهم چسبیده باشند تا مجاور شوند . بلکه سلولهایی مانند (۸ و ۰) یا (۲ و ۰) یا (۱۰ و ۸) یا (۱۰ و ۲) نیز مجاورند زیرا تعریف دوسلول مجاور در آنها صدق می کند .

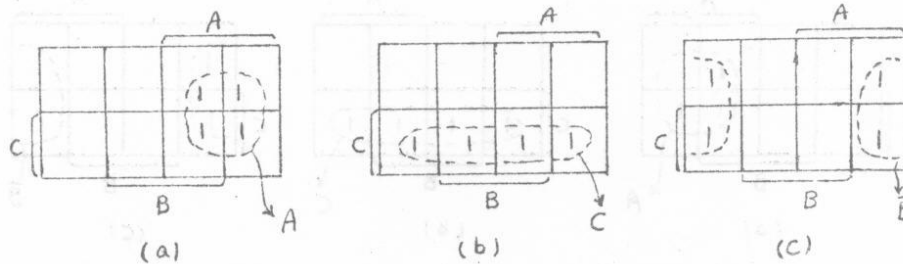
— ساده کردن توابع بول به کمک نقشه کارنو :

مهمترین خاصیت ترسیم نقشه کارنو برای يك تابع بول علاوه بر نمایش ترسیمی خود تابع ، خلاصه کردن آن نیز میباشد . برای خلاصه کردن توابع به کمک نقشه کارنو ابتدا تمام جملات مربوط به يك تابع را در نقشه کارنو درج کرده و ، سپس با توجه به نکات زیر آنها را در گروههای بزرگتر خلاصه می نمایم .

الف : در صورتیکه نقشه کارنو برای سه متغیر باشد ، در این حالت مدارای هشمت سلول هستیم .

۱- يك گروه از سلولهای چهار تایی مجاور یکدیگر را می توان به عنوان يك متغیر ساده

کرد . شکل (۲۵)



شکل (۲۵)

بله زیرا:

$$9 = 1001 = A\bar{B}\bar{C}D$$

$$11 = 1011 = A\bar{B}CD$$

دوسلول در C و \bar{C} اختلاف دارند. آیا سلول ۱۳ و ۷ مجاورند؟ خیر، زیرا:

$$7 = 0111 = \bar{A}BCD$$

$$13 = 1101 = AB\bar{C}D$$

سلول ۷ و ۱۳ درد و متغیر متفاوتند. (C و \bar{C} و همچنین A و \bar{A}) بنابراین مجاور نمی‌توانند باشند.

همچنین سلولهای ۰ و ۸ با هم مجاورند زیرا:

$$0 = 0000 = \bar{A}\bar{B}\bar{C}\bar{D}$$

$$8 = 1000 = A\bar{B}\bar{C}\bar{D}$$

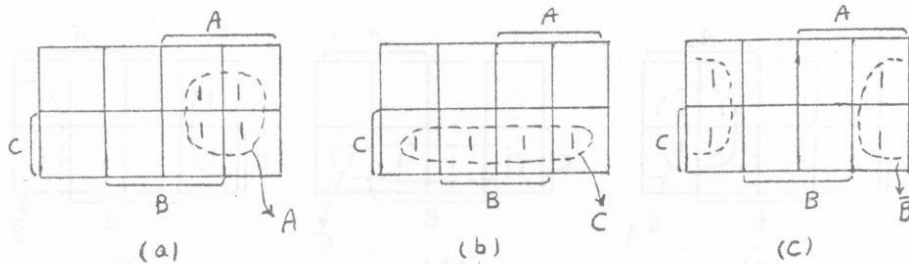
بنابراین با توجه به مثالهای بالا حتماً لازم نیست که دوسلول بهم چسبیده باشند تا مجاور شوند. بلکه سلولهای مانند (۰ و ۸) یا (۲ و ۱۰) یا (۱۰ و ۸) یا (۱۰ و ۲) نیز مجاورند زیرا تعریف دوسلول مجاور در آنها صدق می‌کند.

— ساده کردن توابع بول به کمک نقشه کارنو:

مهمترین خاصیت ترسیم نقشه کارنو برای یک تابع بول علاوه بر نمایش ترسیمی خود تابع، خلاصه کردن آن نیز میباشد. برای خلاصه کردن توابع به کمک نقشه کارنو ابتدا تمام جملات مربوط به یک تابع را در نقشه کارنو درج کرده و سپس با توجه به نکات زیر آنها را در گروههای بزرگتر خلاصه می‌نمائیم.

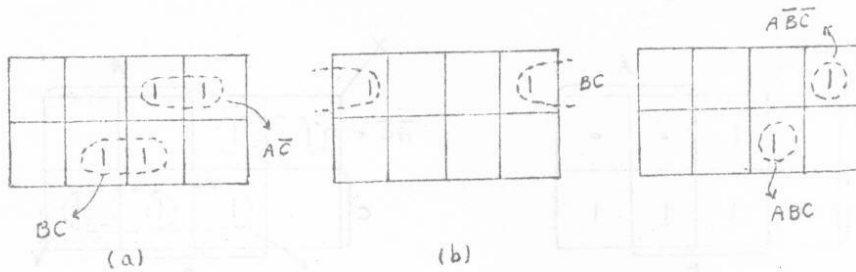
الف: در صورتیکه نقشه کارنو برای سه متغیر باشد، در این حالت مدارای هشتمین سلول هستیم.

۱- یک گروه از سلولهای چهار تایی مجاور یکدیگر را می‌توان به عنوان یک متغیر ساده کرد. شکل (۲۵)



شکل (۲۵) ۱۴۰

- ۲- دوسلول مجاور رامی توان به صورت حاصلضرب دو متغیر در نظر گرفت . شکل (۲۶)
- ۳- يك سلول منفرد نماینده يك جمله سه متغیره است . شكل (۲۷)



شكل (۲۶)

شكل (۲۷)

در قسمت‌های مختلف شکل (۲۵) هر چهار سلول مشخص شده مجاور هم بوده و می توان آنرا بایک متغیر نشان داد در قسمت اچهار سلولی که ارزش "۱" را دارند مجاور هستند که بسا متغیر A بیان می شود آنها را نمی توان با B یا C نشان داد چون در چهار سلول مشخص شده B و C تغییر می کند و فقط A همواره وجود دارد یعنی می توان چنین نتیجه گرفت که :

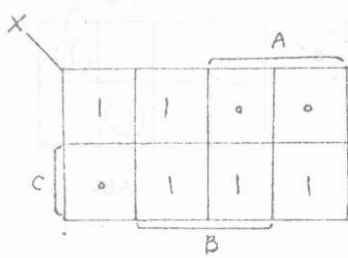
$$ABC + A\bar{B}\bar{C} + A\bar{B}C + A\bar{B}\bar{C} = A$$

در قسمت (b) هم به همین ترتیب چهار سلول مجاور هم در متغیر C مشترك و در دو متغیر دیگر اختلاف دارند بنابراین این چهار سلول رامی توان با C نشان داد . در قسمت (c) چهار سلول گریه در کنار هم قرار نگرفته اند ولی هر چهار سلول در خارج از حوزه وجودی B هستند بنابراین می توان آنرا با \bar{B} نشان داد . در شکل (۲۶) در قسمت (a) چهار سلول دارای ارزش "۱" بوده ولی آنها را نمی توان بایک متغیر نشان داد ولی هر دو بندوی آنها خاصیت سلولهای مجاور را دارا بوده بنابراین همانگونه که مشخص شده دوسلول آنرا با BC و دوسلول دیگر با $A\bar{C}$ مشخص می شود ، مثلا "دوسلول که با $A\bar{C}$ مشخص شده اند هر دو در حوزه وجودی A و خارج از حوزه وجودی C قرار دارند . در حقیقت این دوسلول بیسند مجموعه A و مجموعه \bar{C} مشترك هستند هر کدام از این مجموعه ها دارای چهار سلول هستند که در دوسلول مشتركند . این دوسلول رامی توان تقاطع دو مجموعه A و \bar{C} در نظر گرفت کسه همان رابطه منطقی AND بین آنها برقرار است . و در آخر هر سلول تنها (سلول منفرد) که در مجاورت سلول دیگر نیست ناچارا باید برای مشخص کردن آن از حداکثر متغیرها که در اینجا تعداد آنها سه است استفاده کرد . مثلا "سلول ABC یا $A\bar{B}\bar{C}$ که هر کدام

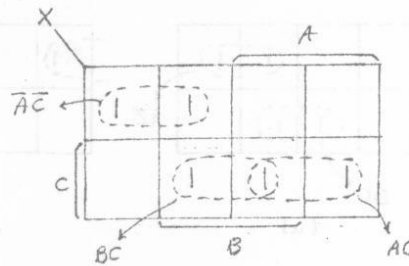
1- (a)

۱۴۱

مشخص کننده يك سلول است .
 مثال : نقشه کارنو شکل (۲۸) را با ساده ترین عبارت بول ممکن بیان کنید .



شکل (۲۸)



شکل (۲۹)

حل : برای نوشتن عبارت بول مربوط به نقشه فوق می توان جملات مختص به هر سلول را کنار هم قرار داد و رابطه منطقی OR را بین آنها برقرار کرد . مثلا اگر منظور ساده ترین شکل رابطه بول نباشد می توان به ازای ۰ سلول که ارزش (۱) را دارا می باشند ، جمله مربوطه را کنار هم قرار داد لذا چنین می نویسیم :

$$X = \bar{A}\bar{B}\bar{C} + \bar{A}B\bar{C} + \bar{A}BC + ABC + A\bar{B}C$$

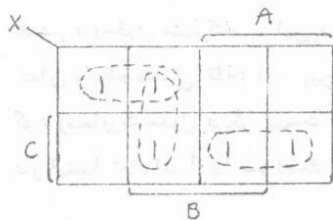
اما چون ساده ترین شکل رابطه بول مورد نظر است ، به کمک استفاده از گروه بندی در سلولهای مجاور ، سعی می کنیم که تعداد جملات نوشته شده کمتر و کوتاه تر شود . حالا توجه کنید به چند طریق می توان سلولهای مجاور هم را گروه بندی کنیم . به شکل (۲۹) نگاه کنید : هر دو -

سلول مجاور مشخص شده است ، پس می توان نوشت : $X = AC + BC + \bar{A}\bar{C}$

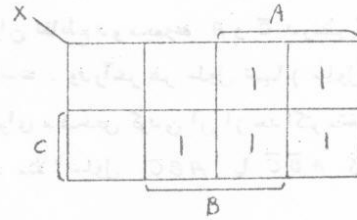
گروه بندی سلولهای مجاور را می توان به شکل دیگری اختیار کرد . در شکل (۳۰) نحوه

انتخاب سلولهای مجاور مشخص شده و نتیجه تابع X بصورت دیگری بدست می آید .

$$X = \bar{A}\bar{C} + \bar{A}B + AC$$



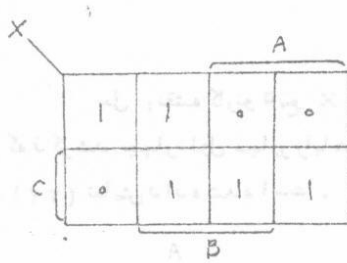
شکل (۳۰)



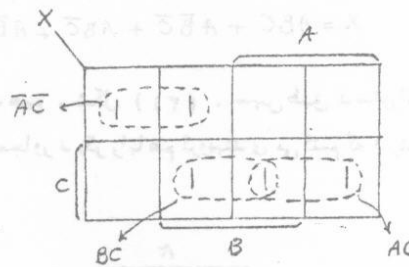
شکل (۳۱)

مشخص کننده يك سلول است .

مثال : نقشه کارنو شکل (۲۸) را با ساده ترین عبارت بول ممکن بیان کنید .



شکل (۲۸)



شکل (۲۹)

حل : برای نوشتن عبارت بول مربوط به نقشه فوق می توان جملات مختص به هر سلول را کنار هم قرار داد و رابطه منطقی OR را بین آنها برقرار کرد . مثلاً اگر منظور ساده ترین شکل رابطه بول نباشد می توان به ازای ۰ سلول که ارزش (۱) را دارا می باشند ، ۰ جمله مربوطه را کنار هم قرار داد لذا چنین می نویسیم :

$$X = \bar{A}\bar{B}\bar{C} + \bar{A}B\bar{C} + \bar{A}BC + ABC + A\bar{B}C$$

اما چون ساده ترین شکل رابطه بول مورد نظر است ، به کمک استفاده از گروه بندی در سلولهای مجاور ، سعی می کنیم که تعداد جملات نوشته شده کمتر و کوتاه تر شود . حالا توجه کنید به چند طریق می توان سلولهای مجاور هم را گروه بندی کنیم . به شکل (۲۹) نگاه کنید : هر دو -

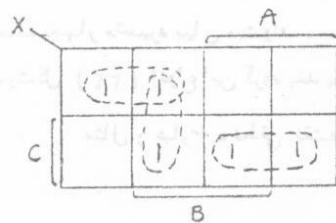
سلول مجاور مشخص شده است ، پس می توان نوشت :

$$X = AC + BC + \bar{A}\bar{C}$$

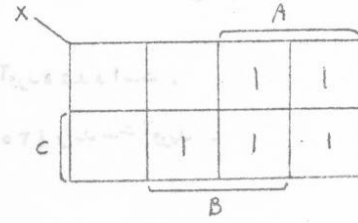
گروه بندی سلولهای مجاور می توان به شکل دیگری اختیار کرد . در شکل (۳۰) نحوه

انتخاب سلولهای مجاور مشخص شده و نتیجه تابع X بصورت دیگری بدست می آید .

$$X = \bar{A}\bar{C} + \bar{A}B + AC$$



شکل (۳۰)



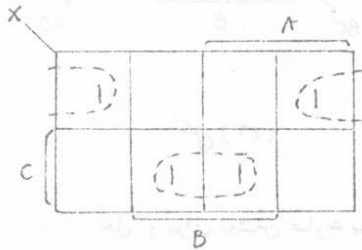
شکل (۳۱)

ملاحظه می کنید تابع X به سه شکل بیان گردید که در رابطه آخر خلاصه تراز رابطه اولی هستند.

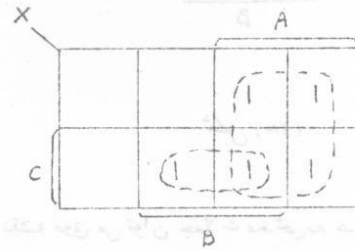
مثال: به کمک نقشه کارنو عبارت زیر را خلاصه کنید:

$$X = ABC + A\bar{B}\bar{C} + AB\bar{C} + \bar{A}BC + \bar{A}BC$$

حل: نقشه کارنو تابع X را تشکیل می دهیم. شکل (۳۱). سپس طبق دستورالعملی که ذکر شد چهار سلول مجاور را با هم و دو سلول مجاور دیگر را با هم گروه بندی می کنیم که در شکل (۳۲) نمایش داده شده است.



شکل (۳۳)



شکل (۳۲)

چهار سلول مجاور که در یک گروه جای گرفته با A و دو سلول مجاور که در شکل نیز مشخص است با BC

بیان می شود بنابراین می توان نوشت: $X = A + BC$

مثال: به کمک نقشه کارنو تابع $X = A\bar{B}\bar{C} + ABC + \bar{A}BC + \bar{A}B\bar{C}$ را ساده کنید.

حل: ابتدا نقشه کارنو مربوطه را رسم کرده سپس سلولهای مجاور را گروه بندی کرده

از روی آن رابطه خلاصه شده بدست می آید: $X = BC + \bar{B}\bar{C}$ شکل (۳۴)

ب: ساده کردن بوسیله نقشه کارنو وقتی چهار متغیر داریم:

۱- یک گروه شامل هشت سلول مجاور یکدیگر را می توانیم به عنوان یک متغیر در نظر بگیریم.

۲- یک گروه شامل چهار سلول مجاور یکدیگر مشخص کننده یک جمله دو متغیره است.

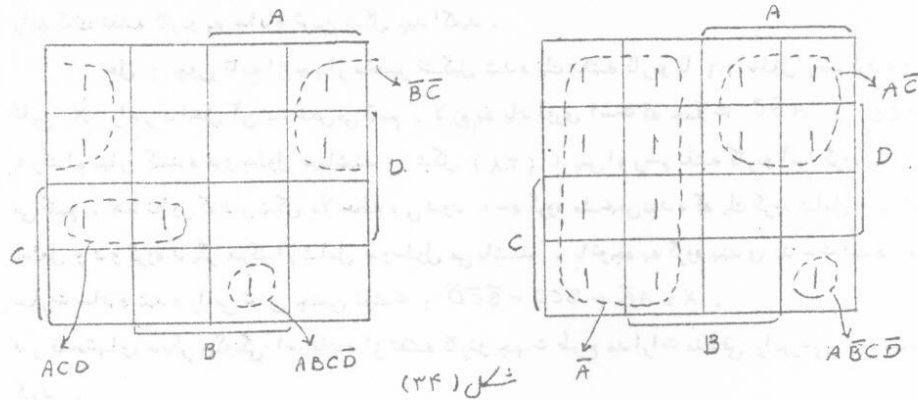
۳- یک گروه شامل دو سلول مجاور هم، مبین یک جمله سه متغیره است.

۴- سلولهای منفرد که در هیچیک از گروه بندیهای بالا جانی گیرند. ناچاراً باید یک

جمله چهار متغیره بیان میشوند.

در شکل (۳۴) انواع این گروه بندیها برای مثال آورده شده است.

مثال: عبارت منطقی نقشه کارنو شکل (۳۵) را بدست آورید.



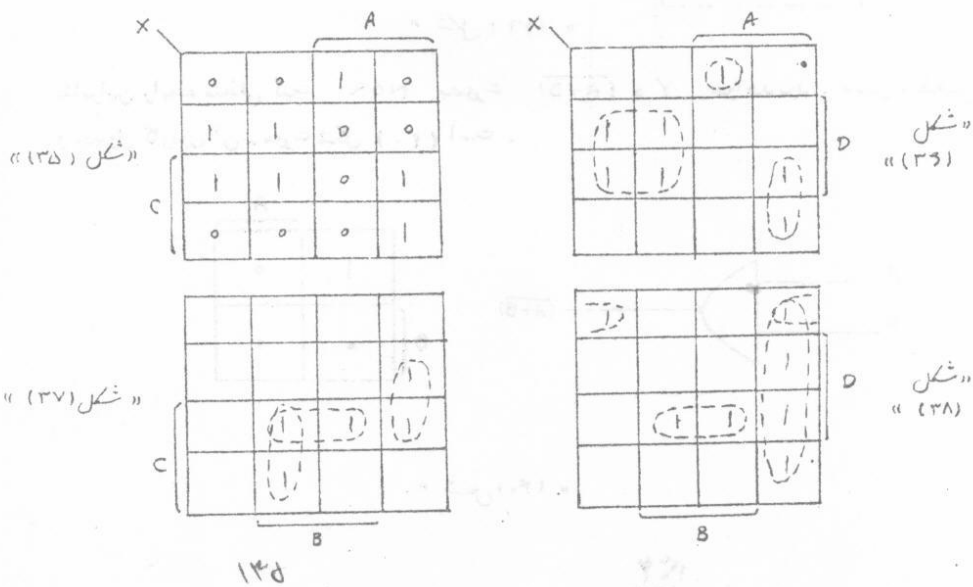
حل: درشکی (۳۵) میتوان یک گروه شامل چهار سلول مجاور یک گروه دیگر شامل دو سلول مجاور را مشخص کرد و یک سلول منفرد باقی می ماند. این گروه بندی در شکل (۳۶) مشخص شده است. از روی گروه بندیها، عبارت خواسته شده بدست می آید.

$$X = A\bar{D} + A\bar{B}C + AB\bar{C}\bar{D}$$

$$Y = ABCD + A\bar{B}CD + A\bar{B}\bar{C}D + \bar{A}BCD + \bar{A}B\bar{C}D \quad \text{مثال: عبارت منطقی}$$

راه کمک نقشه کارنوبه ساده ترین شکل بدست آورید.

حل: نقشه کارنوبی مربوطه را رسم می کنیم. شکل (۳۷)، سپس در روی نقشه می توان سه گروه دو تایی مشخص نمود. پس از آن رابطه ساده شده را می توان از روی این گروه بندیها نوشت: $Y = A\bar{B}D + BCD + \bar{A}BC$



$$X_1 = \bar{A}\bar{B}\bar{C}\bar{D} + \bar{A}\bar{B}C\bar{D} + \bar{A}B\bar{C}D + A\bar{B}\bar{C} + ACD$$

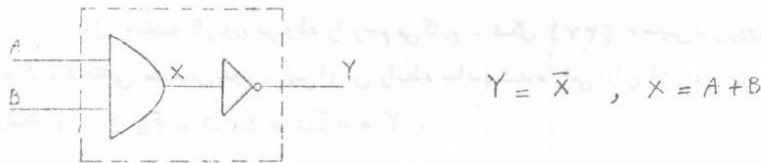
راه که نقشه کارنو به ساده ترین شکل پیدا کنید .

حل : چون تابع از چهار متغیر تشکیل شده یک نقشه کارنو با ۱۶ سلول رسم کرده و تابع X را در داخل آن مشخص می کنیم . لازم به یاد آوری است که جملات $A\bar{B}\bar{C}$ و ACD هر کدام بیان کننده دو سلول میباشند . شکل (۳۸) . پس از رسم نقشه کارنو آنرا گروه بندی می کنیم . همانطور که در شکل ملاحظه می شود ، سه گروه مشخص شده که یک گروه شامل چهار سلول و دو گروه دیگر هر کدام شامل دو سلول می باشند . با توجه به گروه بندی بدست آمده ، عبارت ساده شده را می توان چنین نوشت : $X = A\bar{B} + BCD + \bar{B}\bar{C}\bar{D}$. در قسمتهای دیگر چگونگی استفاده از نقشه کارنو جهت طرح مدارات منطقی را بررسی خواهیم کرد .

ایجاد گیت های جدید با استفاده از گیت های اساسی

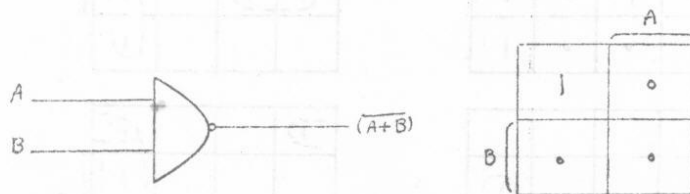
۱- گیت NOR :

این گیت تشکیل شده از یک OR که در خروجی آن یک گیت NOT قرار گرفته شکل (۳۹) ترکیب این دو گیت را که گیت جدیدی را بدست داده نشان می دهد . روابط منطقی زیر را می توان در مورد آن نوشت .



شکل (۳۹)

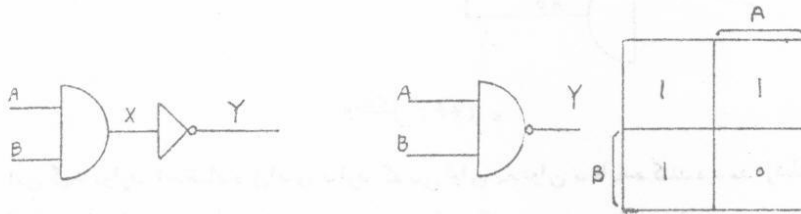
بنابراین رابطه منطقی گیت NOR بصورت $Y = \overline{(A+B)}$ خواهد بود . سمبل منطقی و جدول کارنوی آن بصورت شکل (۴۰) است .



شکل (۴۰)

۲- گیت NAND :

اگر خروجی یک گیت AND را، NOT کنیم مجموعه بدست آمده را گیت NOT-AND یا NAND گویند. مطابق شکل (۴۱). چون $X = AB$ و $Y = \bar{X}$ بنابراین رابطه منطقی گیت NAND بصورت $\bar{Y} = \overline{AB}$ خواهد بود. جدول منطقی و جدول کارنسوی آن بصورت شکل (۴۲) نوشته می شود.

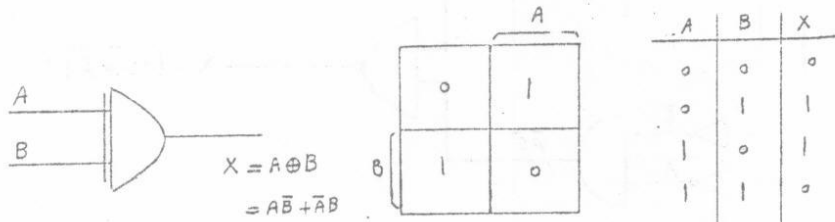


« شکل (۴۱) »

« شکل (۴۲) »

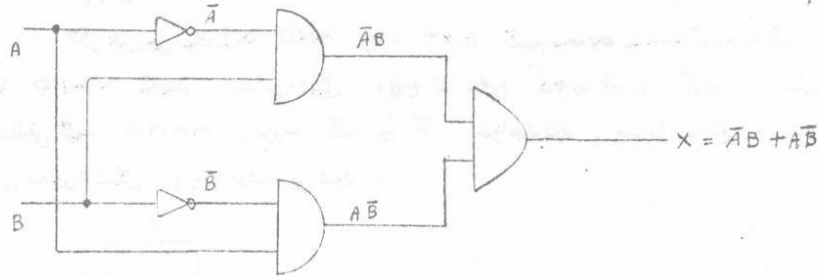
۳- گیت Exclusive-OR (یا - انحصاری) :

این گیت دارای دو ورودی و یک خروجی است و با عبارت زیر عمل منطقی آن بیان میشود. خروجی یک مدار Exclusive-OR درحالت (۱) خواهد بود اگر یکی فقط یکی از دو ورودی درحالت (۱) باشد. جدول منطقی، جدول صحت، جدول کارنو و نمایش عبارت بول آن در شکل (۴۳) می آید.



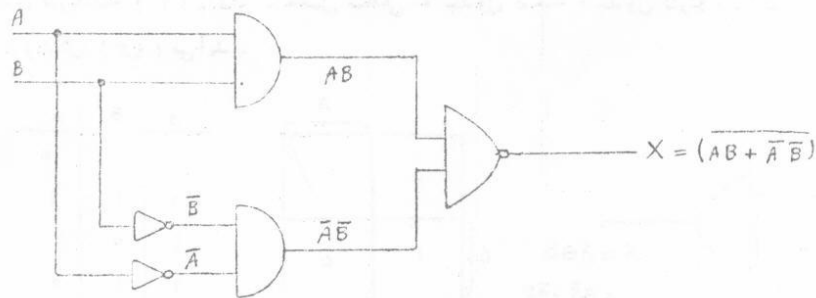
« شکل (۴۳) »

علامت \oplus بیان کننده عمل منطقی «یا - انحصاری» است. این تابع را می توان بصورت شکل (۴۴) به کمک گیت های منطقی NOT و OR و AND ساخت.



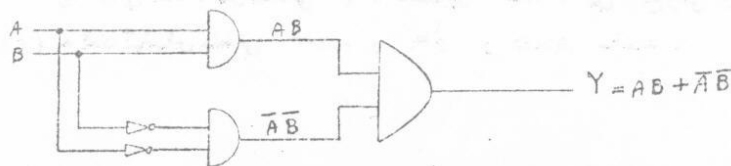
« شکل (۴۴) »

این گیت موارد استفاده زیادی دارد که می توان بعنوان مقایسه کننده - مدار تطبیق یا آشکار ساز نام برد . طبق تعریف ، خروجی زمانی که دو ورودی با هم برابرند چه $A = B = 0$ و یا $A = B = 1$ باشد ، برابر صفر است . از این خاصیت برای مقایسه کردن می توان استفاده کرد و رابطه منطقی زیر با تعریف اخیر بدست می آید : $X = \overline{(AB + \bar{A}\bar{B})}$. شکل (۴۵) و مطابق با این رابطه مداری دیگر می توان طرح نمود . شکل (۴۵)



« شکل (۴۵) »

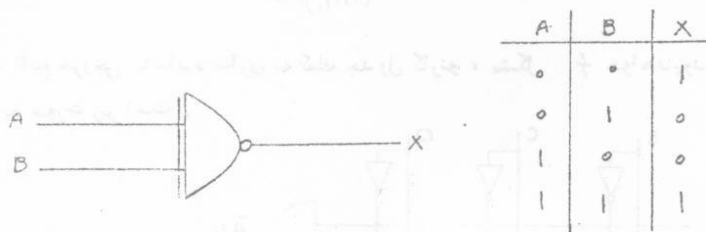
چنانچه NOT تابع X را بدست آوریم مدار آشکار ساز برابر حاصل می شود که خروجی آن - بازای برابری ورودیها برابر (۱) خواهد بود . شکل (۴۶)



« شکل (۴۶) »

همانطور که در قسمت‌های قبل ملاحظه شد، برای ساختن یک مدار منطقی اغلب راه‌های مختلفی وجود دارد. در عمل یکی از اینها ممکن است. بر دیگران امتیاز داشته باشد. از جبر بول گاهی برای محاسبه روابط منطقی جهت تبدیل یک شکل به شکل دیگر، که از نقطه نظر ساخت ارجحیت دارد استفاده می‌شود.

۴- گیت Exclusive — NOR : این گیت ترکیبی است از گیت‌های دیگر و طبق رابطه منطقی $X = \overline{A \oplus B}$ عمل می‌کند. سمبل این گیت شبیه Exclusive — OR است که خروجی آن NOT شده در شکل (۴۷) آمده است $X = \overline{A \oplus B} = \overline{A \oplus B} + AB$



« شکل (۴۷) »

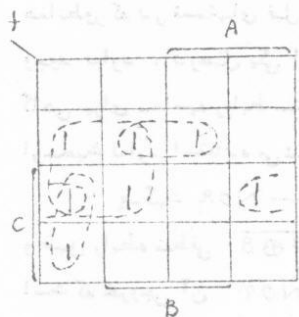
« طرح مدارهای ترکیبی »

در این قسمت با بیان مثال روش طرح مدارهای ترکیبی نسبتاً ساده را فراموش نکنیم. کلاً برای طرح یک مدار باید:

- ۱- رابطه منطقی آن درست باشد.
- ۲- رابطه منطقی را با استفاده از جدول صحت یا کارنو بدست می‌آوریم و تا آنجائی که می‌شود آنرا ساده می‌کنیم.

مثال ۱: مداری طرح کنید که اعداد اول را تا چهار رقم در سیستم باینری تشخیص دهد. (صفر را عدد اول به حساب نیاورید).

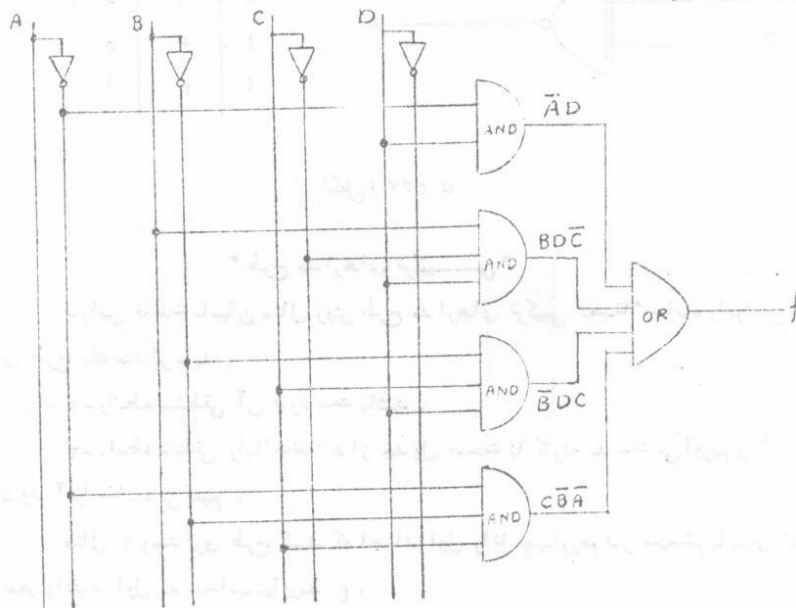
حل: برای این منظور با کمک جدول کارنو برای چهار متغیر (چهار ورودی) طراحی را آغاز می‌کنیم. شکل (۴۸) چون هر خانه جدول فوق معادل یک عدد اعشاری است شکل (۲۴) پس برای آنکه خروجی ما (تابع f) در حالتیکه ترکیب چهار ورودی یک عدد اول را نمایش می‌دهد، (۱) باشد در هر خانه‌ای که معادل عدد اول اعشاری است (۱) قرار می‌دهیم.



$$f = \bar{A}D + BD\bar{C} + \bar{B}DC + C\bar{B}\bar{A}$$

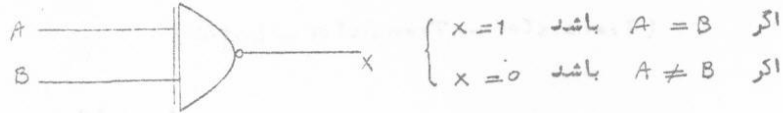
شکل (ف۸)

در این صورت تابع خروجی با ساده سازی به کمک جدول کارنو، بشکل f خواهد بود و مدار منطقی آن به صورت زیر است.



مثال ۲: اگر منظور مقایسه دو عدد یک رقمی A و B باشد چه باید کرد؟ چگونه می توان بی برد که در صورت عدم تساوی، A بزرگتر است یا B ؟ مداری طرح کنید که دو عدد یک رقمی A و B را مقایسه کرده و دارای سه خروجی باشد که هر کدام به ترتیب مشخص کننده $A > B$ ، $A < B$ ، $A = B$ باشد.

حل: اگر $A = B$ باشد خواه در ارزش "0" یا ارزش "1" با توجه به خاصیت گیت منطقی Exclusive-NOR می توان تساوی آنها را مشخص کرد یعنی هرگاه $A = B$ باشد خروجی آن "1" خواهد بود شکل (۴۹).



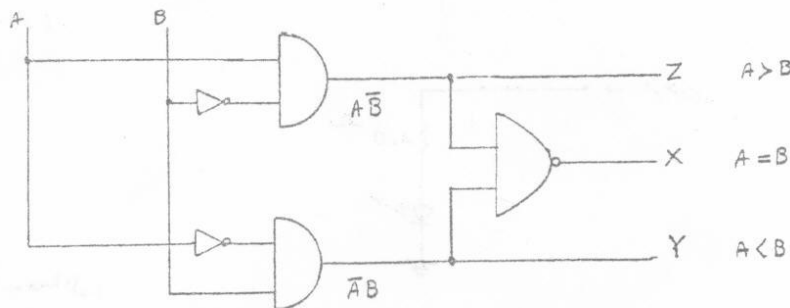
« شکل (۴۹) »

در صورت $A \neq B$ اگر $A > B$ باشد رابطه $A\bar{B} = 1$ برقرار است زیرا در این صورت $A = 1$ و $B = 0$ خواهد بود، چنانکه $A < B$ باشد رابطه $\bar{A}B = 1$ صدق خواهد کرد.

جدول صحت زیر مطالب فوق را روشن می کند.

A	B	$Y = \bar{A}B$	$Z = A\bar{B}$	$X = (\overline{A\bar{B} + \bar{A}B})$
0	0	0	0	1
0	1	1	0	0
1	0	0	1	0
1	1	0	0	1

برطبق روابط بدست آمده مدار منطقی شکل زیر خواسته ما را انجام میدهد.

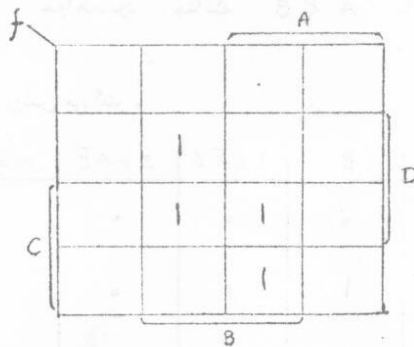


۱۴۱

در خاتمه متذکر می شود که گیت های اساسی و نیز گیت های دیگر بصورت آی - سی های مختلفی یافت می شوند که مشهورترین آنها آی - سی سری ۷۴ است که در آنها گیت های مختلف از ترانزیستور ساخته می شوند و لذا به آی سی های TTL معروفند
(Transistor - Transistor - Logic)

- "آزمایش":

(۱) تابع f توسط جدول کارنوی زیر تعریف شده است . شکل ساده شده f را بدست آورده با استفاده از گیت های اساسی ، مدار منطقی مربوط به آنرا بسازید .



(۲) یک مدار منطقی دارای چهار ورودی S_0, S_1, S_2, S_3 و t_0 و t_1 می باشد . بطوریکه زوج بیت های $S_1 S_0$ و $t_1 t_0$ اعداد باینری دورقمی را نمایش میدهند . مدار را چنان طرح کنید که هرگاه $S_1 S_0 \geq t_1 t_0$ ، خروجی آن (۱) شود . در هر دو آزمایش خروجی را به یک مقاومت و LED طبق شکل زیر متصل نمائید . ولتاژ - خروجی را اندازه گیری نمائید (توجه کنید که در آی - سی های سری 74 ، تراز ولتاژ (۱) ، ۵ ولت است) .



- مسائل:

۱- عبارت $X = AB + \bar{B}C + A\bar{B}$ را به کمک جدول کارنو ساده کنید .

۱۳۲

- ۲- با استفاده از چهارگیت NAND يك گیت NOR طرح کنید .
- ۳- مداری طرح کنید که خروجی آن ، $\overline{AB + A\bar{B} + \bar{A}B}$ باشد .
- ۴- مداری طرح کنید که اعداد (1010) باینری چهار رقمی را مشخص کند .